

MS104-SH4AG ハードウェアマニュアル 3版 正誤表

2版 2021年02月05日

平素は弊社製品をご利用いただき誠にありがとうございます。

この度、弊社製品 MS104-SH4AG ハードウェアマニュアルに誤記が見つかりましたので、
以下のように訂正させていただきます。

ご迷惑をお掛けしましたこととお詫びしますとともに、訂正事項をご留意の上ご利用ください。

項目	MS104-SH4AG ハードウェアマニュアル 「Fig 1.4-1 外観(部品面)」
訂正前	<p>The diagram shows the MS104-SH4AG hardware manual with component labels. A red box highlights the J3 and J4 headers. Labels include J3, J4, J5, J9, J8, P3, J1, J2, J10, CF-CON1, P1, P2, SD-CON1.</p>
訂正後	<p>The diagram shows the MS104-SH4AG hardware manual with component labels. A red box highlights the J4 and J3 headers. Labels include J4, J3, J5, J9, J8, P3, J1, J2, J10, CF-CON1, P1, P2, SD-CON1.</p>

項目	MS104-SH4AG ハードウェアマニュアル 「Table 2.1-3 I0ポートの機能割り当て(2)」																																																											
訂正前	<table border="1"> <tr><td>PH2</td><td>LCD_DON/DCLOUT</td><td>DCLKOUT</td><td>O</td></tr> <tr><td>PH1</td><td>LCD_VCP_WC/DR4</td><td>DR4</td><td>O</td></tr> <tr><td>PH0</td><td>LCD_VEP_WC/DR5</td><td>DR5</td><td>O</td></tr> <tr><td>PI4</td><td>LCD_DATA7/DG1/BT_DATA7</td><td>DG1</td><td>O</td></tr> <tr><td>PI3</td><td>LCD_DATA6/DG0/BT_DATA6</td><td>DG0</td><td>O</td></tr> <tr><td>PI2</td><td>LCD_DATA5/DB5/BT_DATA5</td><td>DB5</td><td>O</td></tr> <tr><td>PI1</td><td>LCD_DATA4/DB4/BT_DATA4</td><td>DB4</td><td>O</td></tr> <tr><td>PI0</td><td>PI0/COM/CDE</td><td>COM/CDE</td><td>O</td></tr> <tr><td>PJ7</td><td>IDED10_M</td><td>PJ7</td><td>I</td></tr> <tr><td>PJ6</td><td>IDED5_M</td><td>PJ6</td><td>I</td></tr> <tr><td>PJ5</td><td>IDED9_M</td><td>PJ5</td><td>I</td></tr> <tr><td>PJ4</td><td>IDED6_M</td><td>PJ4</td><td>I</td></tr> <tr><td>PJ3</td><td>IDED7_M</td><td>PJ3</td><td>I</td></tr> <tr><td>PJ2</td><td>IDED8_M</td><td>PJ2</td><td>I</td></tr> </table> <p style="text-align: right;">J5(GPIO)に接続</p>				PH2	LCD_DON/DCLOUT	DCLKOUT	O	PH1	LCD_VCP_WC/DR4	DR4	O	PH0	LCD_VEP_WC/DR5	DR5	O	PI4	LCD_DATA7/DG1/BT_DATA7	DG1	O	PI3	LCD_DATA6/DG0/BT_DATA6	DG0	O	PI2	LCD_DATA5/DB5/BT_DATA5	DB5	O	PI1	LCD_DATA4/DB4/BT_DATA4	DB4	O	PI0	PI0/COM/CDE	COM/CDE	O	PJ7	IDED10_M	PJ7	I	PJ6	IDED5_M	PJ6	I	PJ5	IDED9_M	PJ5	I	PJ4	IDED6_M	PJ4	I	PJ3	IDED7_M	PJ3	I	PJ2	IDED8_M	PJ2	I
PH2	LCD_DON/DCLOUT	DCLKOUT	O																																																									
PH1	LCD_VCP_WC/DR4	DR4	O																																																									
PH0	LCD_VEP_WC/DR5	DR5	O																																																									
PI4	LCD_DATA7/DG1/BT_DATA7	DG1	O																																																									
PI3	LCD_DATA6/DG0/BT_DATA6	DG0	O																																																									
PI2	LCD_DATA5/DB5/BT_DATA5	DB5	O																																																									
PI1	LCD_DATA4/DB4/BT_DATA4	DB4	O																																																									
PI0	PI0/COM/CDE	COM/CDE	O																																																									
PJ7	IDED10_M	PJ7	I																																																									
PJ6	IDED5_M	PJ6	I																																																									
PJ5	IDED9_M	PJ5	I																																																									
PJ4	IDED6_M	PJ4	I																																																									
PJ3	IDED7_M	PJ3	I																																																									
PJ2	IDED8_M	PJ2	I																																																									
	Table 2.1-3 I0ポートの機能割り当て(2)																																																											
訂正後	<table border="1"> <tr><td>PH2</td><td>LCD_DON/DCLOUT</td><td>DCLKOUT</td><td>O</td></tr> <tr><td>PH1</td><td>LCD_VCP_WC/DR4</td><td>DR4</td><td>O</td></tr> <tr><td>PH0</td><td>LCD_VEP_WC/DR5</td><td>DR5</td><td>O</td></tr> <tr><td>PI4</td><td>LCD_DATA7/DG1/BT_DATA7</td><td>DG1</td><td>O</td></tr> <tr><td>PI3</td><td>LCD_DATA6/DG0/BT_DATA6</td><td>DG0</td><td>O</td></tr> <tr><td>PI2</td><td>LCD_DATA5/DB5/BT_DATA5</td><td>DB5</td><td>O</td></tr> <tr><td>PI1</td><td>LCD_DATA4/DB4/BT_DATA4</td><td>DB4</td><td>O</td></tr> <tr><td>PI0</td><td>COM/CDE</td><td>PI0</td><td>O</td></tr> <tr><td>PJ7</td><td>IDED10_M</td><td>PJ7</td><td>I</td></tr> <tr><td>PJ6</td><td>IDED5_M</td><td>PJ6</td><td>I</td></tr> <tr><td>PJ5</td><td>IDED9_M</td><td>PJ5</td><td>I</td></tr> <tr><td>PJ4</td><td>IDED6_M</td><td>PJ4</td><td>I</td></tr> <tr><td>PJ3</td><td>IDED7_M</td><td>PJ3</td><td>I</td></tr> <tr><td>PJ2</td><td>IDED8_M</td><td>PJ2</td><td>I</td></tr> </table> <p style="text-align: right;">J5(GPIO)に接続</p>				PH2	LCD_DON/DCLOUT	DCLKOUT	O	PH1	LCD_VCP_WC/DR4	DR4	O	PH0	LCD_VEP_WC/DR5	DR5	O	PI4	LCD_DATA7/DG1/BT_DATA7	DG1	O	PI3	LCD_DATA6/DG0/BT_DATA6	DG0	O	PI2	LCD_DATA5/DB5/BT_DATA5	DB5	O	PI1	LCD_DATA4/DB4/BT_DATA4	DB4	O	PI0	COM/CDE	PI0	O	PJ7	IDED10_M	PJ7	I	PJ6	IDED5_M	PJ6	I	PJ5	IDED9_M	PJ5	I	PJ4	IDED6_M	PJ4	I	PJ3	IDED7_M	PJ3	I	PJ2	IDED8_M	PJ2	I
PH2	LCD_DON/DCLOUT	DCLKOUT	O																																																									
PH1	LCD_VCP_WC/DR4	DR4	O																																																									
PH0	LCD_VEP_WC/DR5	DR5	O																																																									
PI4	LCD_DATA7/DG1/BT_DATA7	DG1	O																																																									
PI3	LCD_DATA6/DG0/BT_DATA6	DG0	O																																																									
PI2	LCD_DATA5/DB5/BT_DATA5	DB5	O																																																									
PI1	LCD_DATA4/DB4/BT_DATA4	DB4	O																																																									
PI0	COM/CDE	PI0	O																																																									
PJ7	IDED10_M	PJ7	I																																																									
PJ6	IDED5_M	PJ6	I																																																									
PJ5	IDED9_M	PJ5	I																																																									
PJ4	IDED6_M	PJ4	I																																																									
PJ3	IDED7_M	PJ3	I																																																									
PJ2	IDED8_M	PJ2	I																																																									
	Table 2.1-3 I0ポートの機能割り当て(2)																																																											

改定履歴

版数	日付	改定内容
1 版	2009/05/20	新規作成
2 版	2021/02/05	「著作権について」修正 「商標について」修正

著作権について

- ・本文書の著作権は株式会社アルファプロジェクトが保有します。
- ・本文書の内容を無断で転載することは一切禁止します。
- ・本文書の内容は、将来予告なしに変更されることがあります。
- ・本文書の内容については、万全を期して作成いたしましたが、万一ご不審な点、誤りなどお気付きの点がありましたら弊社までご連絡下さい。
- ・本文書の内容に基づき、アプリケーションを運用した結果、万一損害が発生しても、弊社では一切責任を負いませんのでご了承下さい。

商標について

- ・ SuperH は、ルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・ その他の会社名、製品名は、各社の登録商標または商標です。



株式会社アルファプロジェクト

〒431-3114

静岡県浜松市東区積志町 834

<https://www.apnet.co.jp>

E-Mail : query@apnet.co.jp