

AP-RA8P-0A(RA8P1 CPU BOARD)

Pmod サンプルプログラム解説

第 1.0 版 2025 年 12 月 23 日

1. 概要

1.1 概要

本アプリケーションノートでは、AP-RA8P-0A に付属する Pmod™ サンプルプログラムについて解説します。
解説するサンプルプログラムは下記のものになります。

サンプルプログラム	動作内容
Pmod 8LD サンプルプログラム	・ Pmod 8LD を使った LED の点滅 (Pmod インタフェース Type1/1A(GPIO)の動作)
Pmod OLEDrgb サンプルプログラム	・ Pmod OLEDrgb を使った画面表示 (Pmod インタフェース Type2/2A(SPI)の動作)
Pmod USBUART サンプルプログラム	・ Pmod USBUART を使った仮想 COM 通信 (Pmod インタフェース Type3/3A(UART)の動作)
Pmod ToF サンプルプログラム	・ Pmod ToF を使った距離測定 (Pmod インタフェース Type6/6A(I2C)の動作)
DA16200 サンプルプログラム	・ US159-DA16200MEVZ を使った無線 LAN の動作 (Pmod インタフェース Type3/3A(UART)の動作)

1.2 Pmod™について

Pmod は「Peripheral Module」の略であり、Digilent 社が策定した拡張インタフェース規格です。

Pmod モジュールを開発ボードに接続することで USB 仮想 COM 通信、OLED 画面表示、無線通信などの機能を追加拡張することができます。

詳細は Digilent 社の Web サイトをご参照ください。

Digilent Reference / Pmod™ <https://digilent.com/reference/pmod/start>

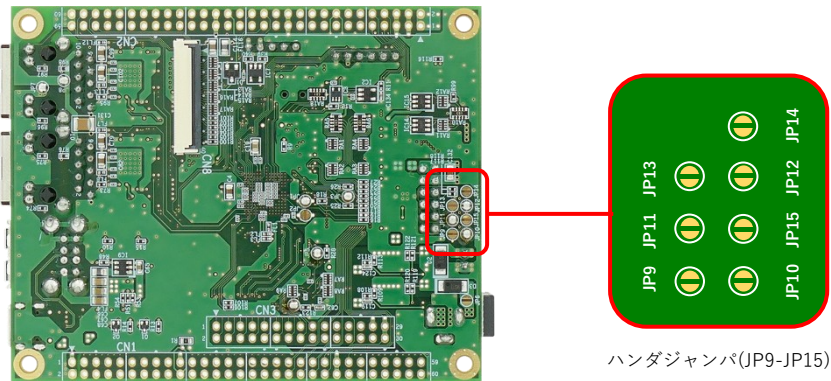
1.3 Pmod インタフェースタイプの設定

AP-RA8P-0A の Pmod インタフェースは、Type1/2/3/6 に対応しています。

AP-RA8P-0A は 1 ポートの Pmod インタフェースを実装しております。

インタフェースの設定は、基板上的ハンダジャンパで行います。使用するインタフェースに合わせて設定してください。

1.3.1 インタフェースタイプの設定



○：短絡 —：開放

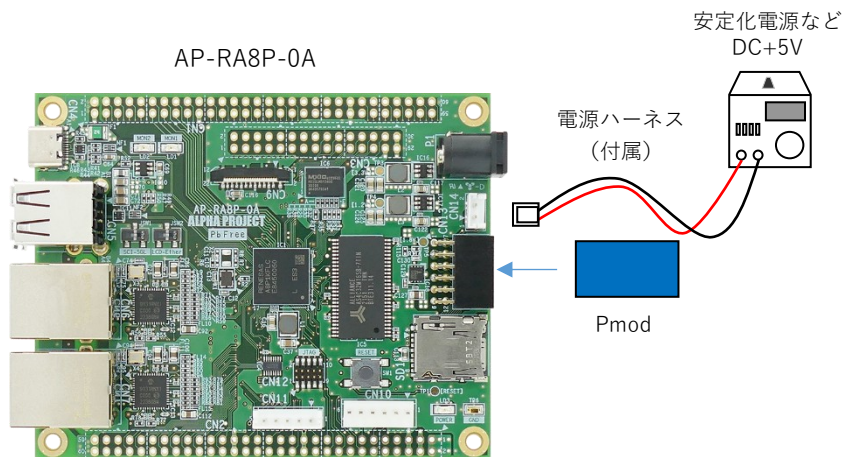
Type	JP9	JP10	JP11	JP12	JP13	JP14	JP15
Type1/1A(GPIO)	—	○	○	○	—	—	—
Type2/2A(SPI) ※出荷時設定	—	○	○	○	—	—	—
Type3/3A(UART)	○	—	○	—	—	○	—
Type6/6A(I2C)	—	○	—	—	○	—	○

1.4 接続概要

1.4.1 Pmod 8LD・Pmod OLEDrgb サンプルプログラムの接続概要

「Pmod 8LD サンプルプログラム」「Pmod OLEDrgb サンプルプログラム」の動作を確認する上で必要な CPU ボードの接続例を以下に示します。

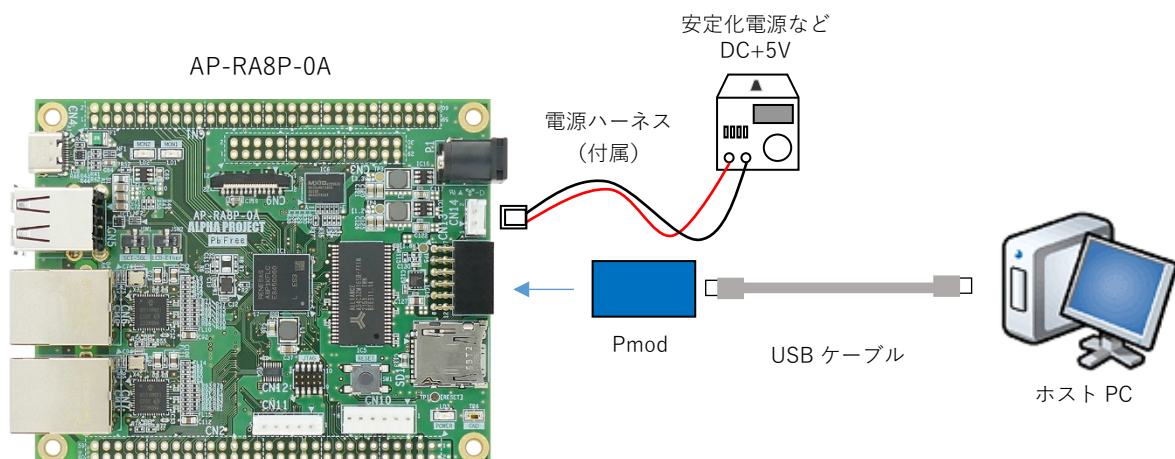
詳細な接続に関しては後述の「3. 動作説明」を参照してください。



1.4.2 Pmod USBUART サンプルプログラムの接続概要

「Pmod USBUART サンプルプログラム」の動作を確認する上で必要な CPU ボードとホスト PC 間の接続例を以下に示します。

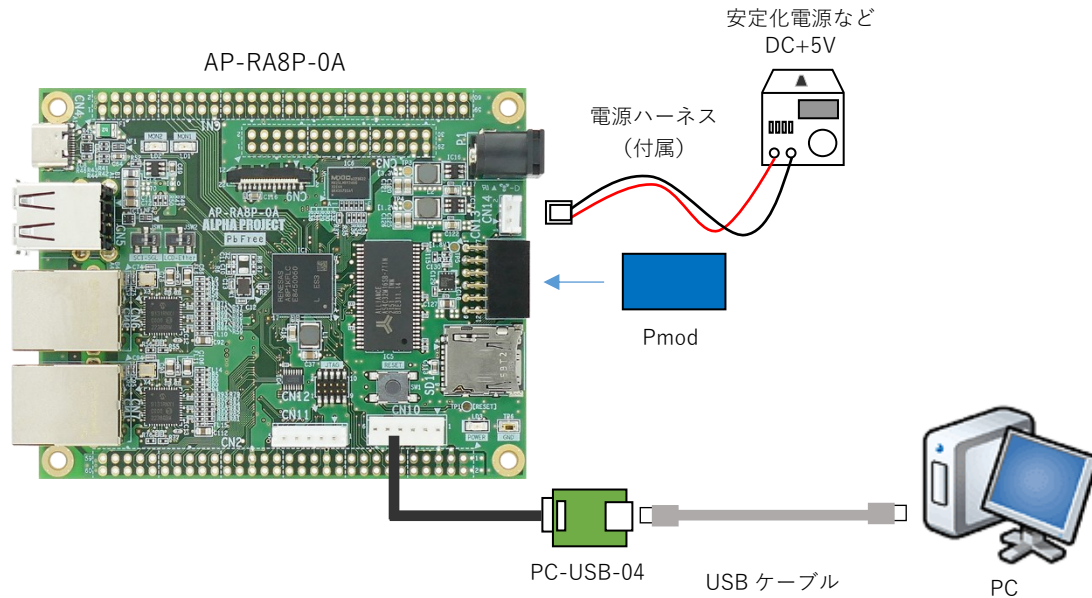
詳細な接続に関しては後述の「3. 動作説明」を参照してください。



1.4.3 Pmod ToF サンプルプログラムの接続概要

「Pmod ToF サンプルプログラム」「HS3001 サンプルプログラム」の動作を確認する上で必要な CPU ボードとホスト PC 間の接続例を以下に示します。

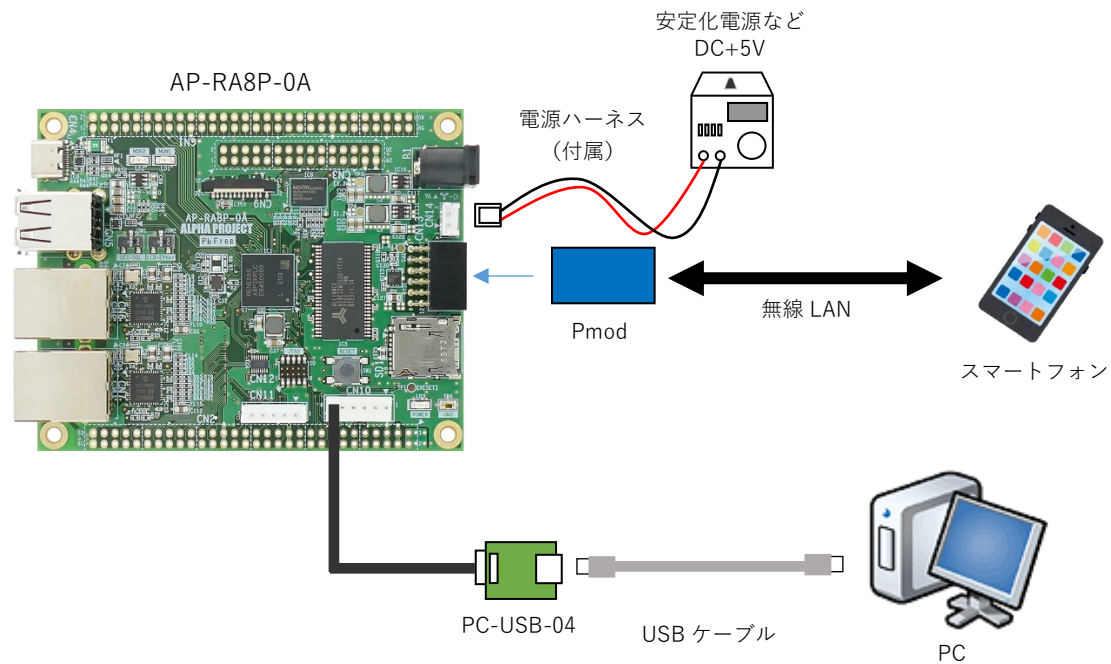
詳細な接続に関しては後述の「3. 動作説明」を参照してください。



1.4.4 DA16200 サンプルプログラムの接続概要

「DA16200 サンプルプログラム」の動作を確認する上で必要な CPU ボードとホスト PC 間の接続例を以下に示します。

詳細な接続に関しては後述の「3. 動作説明」を参照してください。



1.5 本サンプルプログラムについて

本サンプルプログラムおよび本書含むアプリケーションノートは、弊社 Web サイトのボード紹介ページで公開されています。

株式会社アルファプロジェクト

AP-RA8P-0A 製品ページ <https://www.apnet.co.jp/product/ra/ap-ra8p-0a.html>

1.6 開発環境について

本サンプルプログラムは統合開発環境「e2 studio」と「Flexible Software Package（以下、FSP）」を用いて開発されています。

本サンプルプログラムに対応する開発環境、FSP、コンパイラ、デバッガのバージョンは次の通りです。

ソフトウェア	バージョン	備考
e2 studio	V2025-10	–
FSP	V6.2.0	Flexible Support Package
LLVM Embedded Toolchain for Arm	V18.1.3	–

デバッガ	ハードウェアバージョン	備考
J-Link	V11	Segger Microcontroller Systems 社 ハードウェアバージョン V10 以下はご使用に なれませんのでご注意ください。

※AP-RA8P-0A と J-Link を直接接続することはできません。

AP-RA8P-0A 側（ハーフピッチコネクタ）と J-Link 側（フルピッチコネクタ）を接続するための変換アダプタが必要となります。

変換アダプタについては、J-Link 取扱店へご確認ください。

1.7 ワークスペースについて

本サンプルプログラムのプロジェクトファイルは次のフォルダに格納されています。
ご使用のワークスペースにコピーして使用してください。

AP-RA8P-0A のワークスペース

サンプルプログラム	フォルダ
Pmod 8LD サンプルプログラム プロジェクトフォルダ	¥sample¥ap_ra8p_0a_pmod_8ld_sample
Pmod OLEDrgb サンプルプログラム プロジェクトフォルダ	¥sample¥ap_ra8p_0a_pmod_oledrgb_sample
Pmod USBUART サンプルプログラム プロジェクトフォルダ	¥sample¥ap_ra8p_0a_pmod_usbuart_sample
Pmod ToF サンプルプログラム プロジェクトフォルダ	¥sample¥ap_ra8p_0a_pmod_tof_sample
DA16200 サンプルプログラム プロジェクトフォルダ	¥sample¥ap_ra8p_0a_pmod_da16200_sample

2. サンプルプログラムの構成

2.1 フォルダ構成

サンプルプログラムは以下のフォルダで構成されています。

2.1.1 Pmod 8LD サンプルプログラムのフォルダ構成

¥ sample	AP-RA8P-0A サンプルプログラムフォルダ
└─ ¥ ap_ra8p_0a_pmod_8ld_sample	Pmod 8LD サンプルプログラムフォルダ
└─ ¥ Debug	デバッグビルド用フォルダ
└─ ¥ src	ソースファイル用フォルダ
└─ ¥ gpio_ap	ドライバソースファイル用フォルダ

2.1.2 Pmod OLEDrgb サンプルプログラムのフォルダ構成

¥ sample	AP-RA8P-0A サンプルプログラムフォルダ
└─ ¥ ap_ra8p_0a_pmod_oledrgb_sample	Pmod OLEDrgb サンプルプログラムフォルダ
└─ ¥ Debug	デバッグビルド用フォルダ
└─ ¥ src	ソースファイル用フォルダ
└─ ¥ SPI_ap	ドライバソースファイル用フォルダ

2.1.3 Pmod USBUART サンプルプログラムのフォルダ構成

¥ sample	AP-RA8P-0A サンプルプログラムフォルダ
└─ ¥ ap_ra8p_0a_pmod_usbuart_sample	Pmod USBUART サンプルプログラムフォルダ
└─ ¥ Debug	デバッグビルド用フォルダ
└─ ¥ src	ソースファイル用フォルダ
└─ ¥ Serial_ap	ドライバソースファイル用フォルダ

2.1.4 Pmod ToF サンプルプログラムのフォルダ構成

¥ sample	AP-RA8P-0A サンプルプログラムフォルダ
└─ ¥ ap_ra8p_0a_pmod_tof_sample	Pmod ToF サンプルプログラムフォルダ
└─ ¥ Debug	デバッグビルド用フォルダ
└─ ¥ src	ソースファイル用フォルダ
└─ ¥ Wire_ap	ドライバソースファイル用フォルダ

2.1.5 DA16200 サンプルプログラムのフォルダ構成

¥ sample	AP-RA8P-0A サンプルプログラムフォルダ
└─ ¥ ap_ra8p_0a_pmod_da16200_sample	DA16200 サンプルプログラムフォルダ
└─ ¥ Debug	デバッグビルド用フォルダ
└─ ¥ src	ソースファイル用フォルダ
└─ ¥ pmod	Pmod ソースファイル用フォルダ
└─ ¥ Serial_ap	ドライバソースファイル用フォルダ

2.2 ファイル構成

サンプルプログラムは以下のファイルで構成されています。

本節では、サンプルプログラムの作成にあたって追加したファイルについて記述し、自動生成ファイルなどに関しては説明を省略します。

・共通ファイル

<¥sample フォルダ内> (AP-RA8P-0A サンプルプログラム)

AlphaProject.ap_ra8p_0a.6.2.0.pack … AP-RA8P-0A パックファイル

2.2.1 Pmod 8LD サンプルプログラムのファイル構成

<¥sample¥ap_ra8p_0a_pmod_8ld_sample フォルダ内>

.cproject	…	CPROJECT ファイル
.project	…	PROJECT ファイル
ap_ra8p_0a_pmod_8ld_sample	…	AP-RA8P-0A Pmod 8LD サンプルプログラム
Debug_Flat.launch	…	デバッグおよびランタイム設定ファイル
configuration.xml	…	FSP コンフィギュレータファイル

<¥sample¥ap_ra8p_0a_pmod_8ld_sample¥src フォルダ内>

hal_entry.c	…	アプリケーションソースファイル
hal_warmstart.c	…	hal_warmstart 関数ソースファイル
pmod_8ld.h	…	Pmod 8LD 用ヘッダファイル
pmod_main.c	…	アプリケーションメイン用ソースファイル
pmod_main.h	…	アプリケーションメイン用ヘッダファイル
pmod_thread_entry.c	…	アプリケーションタスク用ソースファイル

<¥sample¥ap_ra8p_0a_pmod_8ld_sample¥src¥gpio_ap フォルダ内>

gpio_ap.c	…	GPIO ドライバソースファイル
gpio_ap.h	…	GPIO ドライバヘッダファイル

2.2.2 Pmod OLEDrgb サンプルプログラムのファイル構成

<¥sample¥ap_ra8p_0a_pmod_oledrgb_sample フォルダ内>

.cproject	...	CPROJECT ファイル
.project	...	PROJECT ファイル
configuration.xml	...	FSP コンフィギュレータファイル
PMOD_i2c_tof Debug_Flat.launch	...	AP-RA8P-0A Pmod OLEDrgb サンプルプログラム デバッグおよびランタイム設定ファイル (Debug ビルド用)

<¥sample¥ap_ra8p_0a_pmod_oledrgb_sample¥src フォルダ内>

hal_entry.cpp	...	アプリケーションソースファイル
pmod_main.cpp	...	アプリケーションメイン用ソースファイル
pmod_main.h	...	アプリケーションメイン用ヘッダファイル
pmod_oled.cpp	...	Pmod OLEDrgb 用ソースファイル
pmod_oled.h	...	Pmod OLEDrgb 用ヘッダファイル
pmod_thread_entry.cpp	...	アプリケーションタスク用ソースファイル
syscalls.c	...	システムコール関数ソースファイル

<¥sample¥ap_ra8p_0a_pmod_oledrgb_sample¥src¥SPI_ap フォルダ内>

SPI_ap.cpp	...	GPIO ドライバソースファイル
SPI_ap.h	...	GPIO ドライバヘッダファイル

2.2.3 Pmod USBUART サンプルプログラムのファイル構成

<¥sample¥ap_ra8p_0a_pmod_usbuart_sample フォルダ内>

.cproject	...	CPROJECT ファイル
.project	...	PROJECT ファイル
ap_ra8p_0a_pmod_usbuart_sample	...	AP-RA8P-0A Pmod USBUART サンプルプログラム
Debug_Flat.launch	...	デバッグおよびランタイム設定ファイル (Debug ビルド用)
configuration.xml	...	FSP コンフィギュレータファイル

<¥sample¥ap_ra8p_0a_pmod_usbuart_sample¥src フォルダ内>

hal_entry.cpp	...	アプリケーションソースファイル
pmod_main.cpp	...	アプリケーションメイン用ソースファイル
pmod_main.h	...	アプリケーションメイン用ヘッダファイル
pmod_thread_entry.cpp	...	アプリケーションタスク用ソースファイル
syscalls.c	...	システムコール関数ソースファイル

<¥sample¥ap_ra8p_0a_pmod_usbuart_sample¥src¥Serial_ap フォルダ内>

Serial_ap.cpp	...	SCIF ドライバソースファイル
Serial_ap.h	...	SCIF ドライバヘッダファイル

2.2.4 Pmod ToF サンプルプログラムのファイル構成

<¥sample¥ap_ra8p_0a_pmod_tof_sample フォルダ内>

.cproject	...	CPROJECT ファイル
.project	...	PROJECT ファイル
ap_ra8p_0a_pmod_tof_sample	...	AP-RA8P-0A Pmod ToF サンプルプログラム
Debug_Flat.launch	...	デバッグおよびランタイム設定ファイル (Debug ビルド用)
configuration.xml	...	FSP コンフィギュレータファイル

<¥sample¥ap_ra8p_0a_pmod_tof_sample¥src フォルダ内>

hal_entry.cpp	...	アプリケーションソースファイル
pmod_main.cpp	...	アプリケーションメイン用ソースファイル
pmod_main.h	...	アプリケーションメイン用ヘッダファイル
pmod_thread_entry.cpp	...	アプリケーションタスク用ソースファイル
pmod_tof.cpp	...	Pmod ToF 用ソースファイル
pmod_tof.h	...	Pmod ToF 用ヘッダファイル
syscalls.c	...	システムコール関数ソースファイル

<¥sample¥ap_ra8p_0a_pmod_tof_sample¥src¥Wire_ap フォルダ内>

Wire_ap.cpp	...	I2C ドライバソースファイル
Wire_ap.h	...	I2C ドライバヘッダファイル

2.2.5 DA16200 サンプルプログラムのファイル構成

<¥sample¥ap_ra8p_0a_pmod_da16200_sample フォルダ内>

.cproject	...	CPROJECT ファイル
.project	...	PROJECT ファイル
ap_ra8p_0a_pmod_da16200_sample	...	AP-RA8P-0A DA16200 サンプルプログラム
Debug_Flat.launch	...	デバッグおよびランタイム設定ファイル (Debug ビルド用)
configuration.xml	...	FSP コンフィギュレータファイル

<¥sample¥ap_ra8p_0a_pmod_da16200_sample¥src フォルダ内>

hal_entry.cpp	...	アプリケーションソースファイル
Pmod_dialog_wifi_demo.cpp	...	アプリケーションメイン用ソースファイル
Pmod_dialog_wifi_demo.h	...	アプリケーションメイン用ヘッダファイル
Pmod_thread_entry.cpp	...	アプリケーションタスク用ソースファイル
syscalls.c	...	システムコール関数ソースファイル

<¥sample¥ap_ra8p_0a_pmod_da16200_sample¥src¥Serial_ap フォルダ内>

Serial_ap.cpp	...	SCIF ドライバソースファイル
Serial_ap.h	...	SCIF ドライバヘッダファイル

<¥sample¥ap_ra8p_0a_pmod_da16200_sample¥src¥pmod フォルダ内>

Pmod_common_utils.h	...	ユーティリティ用ヘッダファイル
Pmod_da16200_AT.cpp	...	AT コマンド用ソースファイル
Pmod_da16200_AT.h	...	AT コマンド用ヘッダファイル
Pmod_http_server.cpp	...	HTTP 通信用ソースファイル
Pmod_http_server.h	...	HTTP 通信用ヘッダファイル

3. 動作説明

本章ではサンプルプログラムの各動作について説明します。

3.1 Pmod 8LD サンプルプログラムの動作

本サンプルプログラムでは「Pmod 8LD」を使用して LED の点滅動作を行います。

「1.3 Pmod インタフェースタイプの設定」を参考に、動作確認の前にインタフェース設定を「Type1/1A(GPIO)」に変更してください。

CPU ボードの Pmod コネクタに「Pmod 8LD」を接続してからプログラムを実行してください。

プログラム起動後、Pmod 上の 8 つの LED を点滅させます。

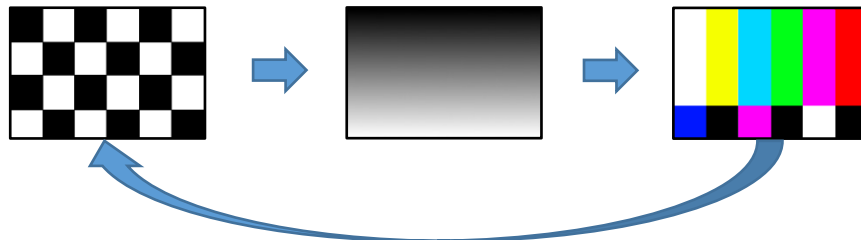
3.2 Pmod OLEDrgb サンプルプログラムの動作

本サンプルプログラムでは「Pmod OLEDrgb」を使用して画面表示を行います。

「1.3 Pmod インタフェースタイプの設定」を参考に、動作確認の前にインタフェース設定を「Type2/2A(SPI)」に変更してください。

CPU ボードの Pmod コネクタに「Pmod OLEDrgb」を接続してからプログラムを実行してください。

プログラム起動後、3 秒ごとに市松画像・白と黒のグラデーション画像・カラーバー画像を切り替えながら表示します。下図は参考イメージです。



3.3 Pmod USBUART サンプルプログラムの動作

本サンプルプログラムでは「Pmod USBUART」を使用して PC と仮想 COM 通信動作を行います。

「1.3 Pmod インタフェースタイプの設定」を参考に、動作確認の前にインタフェース設定を「Type3/3A(UART)」に変更してください。

CPU ボードの Pmod コネクタに「Pmod USBUART」を接続し、さらに PC と Pmod を USB ケーブルで接続してからプログラムを実行してください。

プログラム起動後、エコーバック通信を行います。

シリアルの設定は、115200bps、ビット長 8、パリティなし、ストップビット 1、フロー制御なしです。

動作確認は、ホスト PC 上のターミナルソフト（ハイパーターミナル等）を使用してください。

3.4 Pmod ToF サンプルプログラムの動作

本サンプルプログラムでは「Pmod ToF」を使用して壁までの距離を測定します。

「1.3 Pmod インタフェースタイプの設定」を参考に、動作確認の前にインタフェース設定を「Type6/6A(I2C)」に変更してください。

CPU ボードの Pmod コネクタに「Pmod ToF」を接続し、さらに PC-USB-04 等を使って PC とシリアル通信接続をしてからプログラムを実行してください。

シリアルの設定は、115200bps、ビット長 8、パリティなし、ストップビット 1、フロー制御なしです。

本サンプルプログラムは距離の測定に当たって、プログラム開始時にキャリブレーションを行っています。

プログラム開始前に Pmod は壁面などに向けさせ、さらにそのときの距離を以下のファイルにあるマクロ定義「DISTANCE_CALIB_BASE」にメートル単位で記述してからビルドし、プログラムを実行してください。

AP-RA8P-0A の場合

```
¥sample¥ap_ra8p_0a_pmod_tof_sample¥src¥pmod_main.c
```

```
● #define DISTANCE_CALIB_BASE (2.0) //←壁面まで 2 m 離れたときの記述
```

プログラム実行後、定期的に Pmod 使って測定した壁までの距離情報を以下の形式で SCI1 を用いて UART 送信します。

distance : xx mm

(xx は Pmod から得られた距離情報)

なお、距離の測定についての詳細仕様は Pmod ToF のデータシートをご参照ください。

3.5 DA16200 サンプルプログラムの動作

本サンプルプログラムでは「US159-DA16200MEVZ（以下、DA16200）」がアクセスポイントを生成します。DA16200 が生成したアクセスポイントにスマートフォン、あるいは PC といった端末で接続した後、端末上の web ブラウザから DA16200 の IP アドレスにアクセスすると、HTML ページが表示されます。その後、HTML ページ上のボタンを押すことで CPU ボード上の LED を点滅制御することができます。

「1.3 Pmod インタフェースタイプの設定」を参考に、動作確認の前にインタフェース設定を「Type3/3A(UART)」に変更してください。

また、PC-USB-04 等を使って PC とシリアル通信接続をすることで、動作ログを出力することができます。

シリアルの設定は、115200bps、ビット長 8、パリティなし、ストップビット 1、フロー制御なしです。

3.5.1 DA16200 サンプルプログラムの動作手順

本サンプルプログラムの動作を確認するために、ユーザはスマートフォン、あるいは、PC を操作し、端末上の web ブラウザから DA16200 にアクセスする必要があります。

本項では web ブラウザにサンプルプログラムが生成した HTML ページを表示するまでの手順概要を説明します。

1. サンプルプログラムを実行します。
実行開始後、数秒～数十秒ほどで DA16200 の設定が完了し、アクセスポイントを生成します。
2. スマートフォン、あるいは、PC から DA16200 のアクセスポイントに接続します。
生成されるアクセスポイントの設定（SSID、パスワード、セキュリティ、チャンネル）はデフォルトで以下の通りです。

SSID	パスワード	セキュリティ	チャンネル
Test	12345678	WPA2	1

3. アクセスポイントに接続した端末の web ブラウザを開き、アドレスバーに「http://192.168.10.2/index.html」と入力します。
4. web ブラウザにサンプルプログラムが生成した HTML ページが表示されます。
以下は、PC（Windows11）にて web ブラウザ「Microsoft Edge」を使った場合の表示例です。



HTML ページ上の各ボタンをタップ（PC の場合はクリック）すると、CPU ボード上の LD1 を以下のように制御することができます。

ON ボタン	...	点灯
OFF ボタン	...	消灯
BLINK ボタン	...	2000ms 周期で点滅

3.6 サンプルプログラムのダウンロード

サンプルプログラムを CPU ボード上で実行するためには、ビルドしたサンプルプログラムの実行ファイルを CPU ボードにダウンロードする必要があります。

サンプルプログラムのプロジェクトのインポート方法、ビルド方法、CPU ボードにサンプルプログラムをダウンロードする方法については、以下のアプリケーションノートに詳細な手順が記されています。

- ・ AN2002 RA ファミリ 開発チュートリアル

4. 開発環境使用時の各設定値

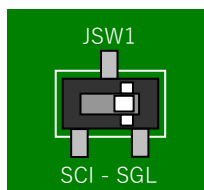
開発環境を使用する際の、AP-RA8P-0A 固有の設定を以下に示します。

なお、各ファイル名・フォルダ名につきましては、Pmod 8LD サンプルプログラムの内容で記載されておりますので、使用するサンプルプログラムに合わせて、赤文字の箇所を読み替えてください。

AP-RA8P-0A ビルド・動作確認方法	
項目名	設定値
サンプルプログラムフォルダ	sample¥ap_ra8p_0a_pmod_8ld_sample
プロジェクト	ap_ra8p_0a_pmod_8ld_sample
デバッグ時のボード設定	「4.1 スイッチ設定」参照
デバッグ用出力フォルダ	/ap_ra8p_0a_pmod_8ld_sample¥Debug
デバッグ用実行ファイル	ap_ra8p_0a_pmod_8ld_sample.elf
Debug hardware	J-Link ARM
Target Device	R7KA8P1KF
SerialFlash 書き込み用フォルダ	ap_ra8p_0a_pmod_8ld_sample¥Release
書き込みファイル	ap_ra8p_0a_pmod_8ld_sample.srec

4.1 スイッチ設定

デバッグ時のディップスイッチの設定を以下に示します。



JSW1 : SGL
シングルチップモード

Fig4.1-1 デバッグ時のボード設定

ご注意

- ・本文書の著作権は株式会社アルファプロジェクトが保有します。
- ・本文書の内容を無断で転載することは一切禁止します。
- ・本文書に記載されているサンプルプログラムの著作権は株式会社アルファプロジェクトが保有します。
- ・本サンプルプログラムで使用されているミドルウェアおよびドライバの著作権はルネサス エレクトロニクス株式会社が保有します。
- ・本文書に記載されている内容およびサンプルプログラムについてのサポートは一切受け付けておりません。
- ・本文書の内容およびサンプルプログラムに基づき、アプリケーションを運用した結果、万一損害が発生しても、弊社では一切責任を負いませんのでご了承ください。
- ・本文書の内容については、万全を期して作成いたしました。万一ご不審な点、誤りなどお気づきの点がありましたら弊社までご連絡ください。
- ・本文書の内容は、将来予告なしに変更されることがあります。

商標について

- ・ RA8P1 は、ルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・ Arm[®]は Arm Ltd.の登録商標です。
- ・ e2 studio は、ルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・ J-Link は、SEGGER Microcontroller GmbH & Co. KG の登録商標もしくは商標です。
- ・ Flexible Software Package は、ルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・ Pmod は、Digilent.Inc.の商標です。

- ・ Windows[®]の正式名称は Microsoft[®]Windows[®]Operating System です。
- ・ Microsoft、Windows は、米国 Microsoft Corporation.の米国およびその他の国における商標または登録商標です。
- ・ Windows[®]10、Windows[®]11 は、米国 Microsoft Corporation.の商品名称です。
本文書では下記のように省略して記載している場合がございます。ご了承ください。
Windows[®]10 は Windows 10 もしくは Win10
Windows[®]11 は Windows 11 もしくは Win11

- ・ その他の会社名、製品名は、各社の登録商標または商標です。



株式会社アルファプロジェクト
〒431-3114
静岡県浜松市中央区積志町 834
<https://www.apnet.co.jp>
E-Mail: query@apnet.co.jp