

SF-7044F(SH7044F CPU BOARD)

サンプルプログラム解説

3版 2009年 6月 3日

1. 概要

1. 1 概要

本サンプルプログラムは、SF-7044Fの動作を確認する簡単なプログラムです。

サンプルプログラムは、起動処理、バス設定等のほか、周辺機能の中で使用頻度の高いと思われるシリアル通信、タイマ割り込み処理を行なっています。

1. 2 動作モード

本サンプルプログラムは、SF-7044Fで動作します。CPUモード、クロックモードは下記のようになっています。

モードの設定方法等につきましては、「SF-7044Fハードウェアマニュアル」をご覧ください。

なお、下記以外の条件で動作させる場合には、ソースファイルやコンパイラオプションなどを変更する必要があります。

CPUモード	モード2
クロックモード	モード3 (システムクロック=49.152MHz 周辺クロック=24.576MHz)

1. 3 対応コンパイラ

本サンプルプログラムはビルドするためには、下記のコンパイラが必要です。

コンパイラ名	バージョン	備考
SHC	Ver5	
SHC	Ver6以降	HEW対応
GNU C	GNUPro-99r1p1 (coff)	for SH

※SHC (SuperH RISC engine C/C++ Compiler) が付属する「SuperHファミリ用C/C++コンパイラパッケージ」の評価版は、ルネサステクノロジ社のウェブサイトからダウンロードできます。

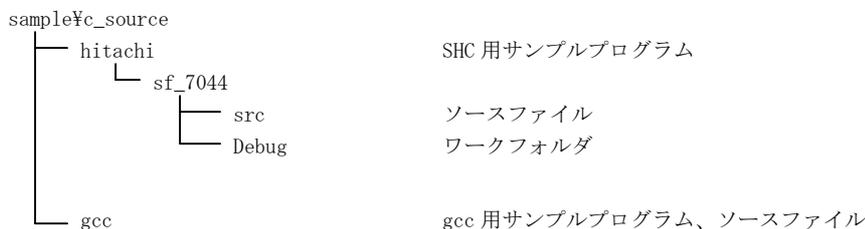
※gccは、REDHAT社のGNU Pro-99r1p1 (coff)で動作確認を行っています。それ以外のgccを使用される場合には、ソースファイルやメイクファイルなどを変更が必要な場合がありますので、その際には適宜修正してください。

※GNU Pro-99r1p1 (coff)は、トランジスタ技術 2001年6月号付録のCD-ROMに収録されています。

2. サンプルプログラムの構成

2.1 フォルダ構成

サンプルプログラムは下記のようなフォルダ構成になっています。



2.2 ファイル構成

(1) SHC 用サンプルプログラム SHC 用サンプルプログラムは以下のファイルで構成されています。

<hitachi¥sf_7044¥フォルダ内>	
sf_7044.hwp	… HEW 用プロジェクトファイル
<hitachi¥sf_7044¥src フォルダ内>	
sf_7044.mot	… ROM 化ファイル
main.c	… メイン処理
sci.c	… シリアル処理
fpga_dat.c	… FPGA 書き込みデータ
fpga_set.c	… FPGA コンフィギュレーション処理
fpga_dat.h	… FPGA 書き込みデータヘッダファイル
fpga_set.h	… FPGA コンフィギュレーション処理ヘッダファイル
7040s.h	… SH7040 シリーズ内部レジスタ定義ヘッダファイル
section.src	… スタートアップ処理
vector.src	… ベクタテーブル
makeall.bat	… ビルド用バッチファイル
<hitachi¥sf_7044¥Debug フォルダ内>	
sf_7044.map	… マップファイル

(2) gcc 用サンプルプログラム gcc 用サンプルプログラムは以下のファイルで構成されています。

<gcc フォルダ内>	
sf_7044f.mot	… ROM 化ファイル
main.c	… メイン処理
sci.c	… シリアル処理
fpga_dat.c	… FPGA 書き込みデータ
fpga_set.c	… FPGA コンフィギュレーション処理
fpga_dat.h	… FPGA 書き込みデータヘッダファイル
fpga_set.h	… FPGA コンフィギュレーション処理ヘッダファイル
7040s.h	… SH7040 シリーズ内部レジスタ定義ヘッダファイル
crt0.s	… スタートアップ処理
vector.s	… ベクタテーブル
sf_7044f.bat	… ビルド用バッチファイル
makefile	… メイクファイル
sf_7044f.p	… パラメータファイル
sf_7044f.x	… リンカスクリプトファイル
sf_7044f.map	… マップファイル

3. ビルド方法

3. 1 SHC 用サンプルプログラム (Ver6 以降)

HEW (SHC Ver6 以降) を使用した場合のサンプルプログラムのビルド方法を説明します。

- ① HEW を起動し、sf_7044.hwp を読み込みます。
- ② 最初の読み込みを行なったときに、「ワークスペース (Workspace) が移動しました」という内容の確認メッセージが表示されますので「はい」を選択してください。
- ③ 最初の読み込みを行なったときに、コンパイラバージョンによって、バージョンの選択を行なうダイアログが表示されることがあります。表示された場合には、使用するコンパイラバージョンを選択してください。
- ④ メニューの [Build] - [Build] を実行してください。sf_7044.mot が出力されます。
このとき、マップファイルは、ワークフォルダに作成されます。

出力された、sf_7044.mot を FlashWriterEX でボードに書き込んで動作確認を行なって下さい。FlashWriterEX の使用方法やボードの設定方法につきましては、「SF-7044F ハードウェアマニュアル」を参照して下さい。なお、HEW の詳細な使用方法につきましては、HEW のマニュアルを参照して下さい。

3. 2 SHC 用サンプルプログラム (Ver5)

SHC Ver5 を使用した場合のサンプルプログラムのビルド方法を説明します。

- ① Windows の DOS プロンプト、もしくはコマンドプロンプトを開きます。
- ② パスにコンパイラなどが存在するフォルダを設定してください。
- ③ SHC で使用する環境変数の設定を行なってください。
- ④ ソースファイルのあるフォルダへ移動します。ソースは、sample%c_source%hitachi%sf_7044%src にあります。
- ⑤ makeall.bat を実行します。(sf_7044.mot が作成されます)
このときマップファイルは、sample%c_source%hitachi%sf_7044%src フォルダ内に作成されます。

出力された、sf_7044.mot を FlashWriterEX でボードに書き込んで動作確認を行なってください。

FlashWriterEX の使用方法やボードの設定方法につきましては、「SF-7044F ハードウェアマニュアル」を参照してください。また、SHC の詳細な使用方法につきましては、SHC のマニュアルを参照してください。

3. 3 gcc 用サンプルプログラム

gcc を使用した場合のサンプルプログラムのビルド方法を説明します。弊社では、gcc での動作確認に GNU Pro-99r1p1 (coff) で動作確認をしています。それ以外の gcc を使用される場合には、一部変更が必要となる場合があります。

- ① Windows の DOS プロンプト、もしくはコマンドプロンプトを開きます。
- ② パスにコンパイラなどが存在するフォルダを設定してください。
- ③ ソースファイルのあるフォルダへ移動します。
- ④ make を実行してください。
- ⑤ sf-7044f.mot とマップファイルが、出力されます。

出力された、sf_7044f.mot を FlashWriterEX でボードに書き込んで動作確認を行なってください。

FlashWriterEX の使用方法やボードの設定方法につきましては、「SF-7044F ハードウェアマニュアル」を参照してください。また、gcc の詳細な使用方法につきましては、gcc コンパイラのマニュアル、もしくは、関連書籍、ホームページなどを参照してください。

4. 動作説明

4. 1 サンプルプログラムの動作

本サンプルプログラムは、下記の動作を行ないます。

- SCI1 でエコーバックを行ないます。(送受信割り込み使用)
SCI1 から受信をした値をそのまま、SCI1 へ送信します。
シリアルの設定は、38400bps、8bit 長、パリティなし、ストップビット 1 です。
動作確認は、パソコン上のターミナルソフト (telnet など) を使用して行ってください。
- ポート A のビット 10~8、6、5、2~0 を 10msec 間隔で ON/OFF します。(CMT 割り込み使用)
- ポート B のビット 5~2 を 5msec 間隔で ON/OFF します。(MTU 割り込み使用)
- LD1 (緑の LED) を 500msec 間隔で ON/OFF します。(FPGA タイマ割り込み使用)

ご注意

- ・本文書の著作権は（株）アルファプロジェクトが保有します。
- ・本文書の内容を無断で転載することは一切禁止します。
- ・本文書に記載された回路図およびサンプルプログラム等の著作権は（株）アルファプロジェクトが保有しますが、お客様のアプリケーションで使用される場合には、ご自由にご利用いただけます。
- ・本文書の内容は、将来予告なしに変更されることがあります。
- ・本文書に記載されている内容およびサンプルプログラムについての質問等のサポートは一切受け付けておりませんのでご了承ください。
- ・本文書の内容については、万全を期して作成いたしました。万が一不審な点、誤りなどお気づきの点がありましたら弊社までご連絡下さい。
- ・本文書の内容およびサンプルプログラムに基づき、アプリケーションを運用した結果、万が一損害が発生しても、弊社では一切責任を負いませんのでご了承下さい。

- ・ Windows®の正式名称は Microsoft®Windows®Operating System です。
Microsoft、Windows、Windows NT は、米国 Microsoft Corporation.の米国およびその他の国における商標または登録商標です。
Windows®XP、Windows®2000 Professional、Windows®Millennium Edition、Windows®98 は、米国 Microsoft Corporation.の商品名称です。
本文書では下記のように省略して記載している場合がございます。ご了承ください。
Windows®XP は Windows XP もしくは WinXP
Windows®2000 Professional は Windows 2000 もしくは Win2000
Windows®Millennium Edition は Windows Me もしくは WinMe
Windows®98 は Windows 98 もしくは Win98
- ・ GNUPro™は、レッドハット社の登録商標、商標または商品名称です。
- ・ IBM-PC/AT は、米国 IBM 社の登録商標、商標または商品名称です。
- ・ DOS/V は、日本 IBM 社の登録商標、商標または商品名称です。
- ・ SuperH は、株式会社ルネサステクノロジの登録商標、商標または商品名称です。
- ・ その他の会社名、製品名は、各社の登録商標または商標です。



株式会社アルファプロジェクト
〒431-3114
静岡県浜松市東区積志町 834
<http://www.apnet.co.jp>
E-MAIL : query@apnet.co.jp