# AP-RX651-0A

LCD-KIT-D02 + VS-CAM-01 サンプルプログラム解説

第3.1版 2023年10月02日

1. 根	既要	1
1.1	概要	1
1.2	本サンプルプログラムについて	1
1.3	開発環境について	3
2. ±	ナンプルプログラムの構成	4
2.1	フォルダ構成	4
2.2	ファイル構成	5
3. V	′S-CAM-01 サンプルプログラム	7
3.1	動作説明	7
3.2	メモリマップ	9
3.3	サンプルプログラムのダウンロード	10
3.4	LCD ダイレクトドライブ設定	11
4.	昇発環境使用時の各設定値	12

目 次

# 1. 概要

## 1.1 概要

本アプリケーションノートでは、AP-RX651-0A(RX651)を用いて、静電容量式のLCDキット「LCD-KIT-D02」と CMOS カメラ「VS-CAM-01」を動作させるサンプルプログラムについて解説します。 本サンプルプログラムで使用する主な機能を以下に記します。

	機能	動作内容	
VS-CAM-01	CMOS カメラ	画像の取り込み	
LCD-KIT-D02	L C Dパネル	各種画像の表示	
	タッチパネル(静電容量式)	タッチ検出	
	バックライト	バックライトの点灯	
	スイッチ	各種音声の出力開始	
	スピーカ	音声出力	
AP-RX651-0A	グラフィック LCD コントローラ	グラフィック表示(画像データ転送)	
	(GLCDC)		
	PDC	CMOS カメラからの画像データ転送	
	簡易 I2C 通信(SCI6)	LCD-KIT、CMOS カメラとの通信	
	周期タイマ(CMT0)	時間管理	

1.2 本サンプルプログラムについて

本サンプルプログラムは、ルネサス エレクトロニクス株式会社提供のミドルウェアおよびドライバを AP-RX651-0A に 移植しています。

各ミドルウェアおよびドライバの詳細については、以下の資料を参照してください。 入手につきましては、ルネサス社ウェブサイトの下記のページにて、検索を行ってください。 FIT モジュールにつきましては、Smart Configurator から入手することも可能です。

ルネサス エレクトロニクス社 RX651 サンプルコード

https://www.renesas.com/in/ja/products/microcontrollers-microprocessors/rx-32-bit-performance-efficiencymcus/rx651-32-bit-microcontrollers-rxv2-core-large-capacity-ram-and-enhanced-security-connectivity-andhmi#documents

• BSP
RX ファミリ ボードサポートパッケージモジュール Firmware Integration Technology
• CMT
・ 資料名
RX ファミリ CMT モジュール Firmware Integration Technology
機能名称:タイマ <r01an1856 4.00="" rev=""></r01an1856>
• GLCDC
・ 資料名
RX ファミリ グラフィック LCD コントローラ モジュール Firmware Integration Technology
機能名称:その他 <r01an3609 1.10="" rev=""></r01an3609>
• GPIO
<ul> <li>資料名</li> </ul>
RX ファミリ GPIO モジュール Firmware Integration Technology
機能名称:I/O 設定 <r01an1721 3.00="" rev=""></r01an1721>
MPC
・資料名
RX ファミリ MPC モジュール Firmware Integration Technology
機能名称:端子設定 <r01an1724 rev3.00=""></r01an1724>
● 簡易 I2C
・資料名
RX ファミリ 簡易 I2C モジュール Firmware Integration Technology
機能名称:I2C バス <r01an1691 2.41="" rev=""></r01an1691>
• PDC
・資料名
RX ファミリ パラレルデータキャプチャユニット(PDC) モジュール Firmware Integration Technology
機能名称:PDC <r01an3167 2.03="" rev=""></r01an3167>
• DMAC
・資料名
RX ファミリ DMA コントローラ DMACA 制御モジュール Firmware Integration Technology
機能名称:DMAC <r01an2063 2.00="" rev=""></r01an2063>
● LCD サンプルプログラム
・資料名
RX ファミリ グラフィック LCD コントローラモジュールを用いた TFT-LCD パネルへの画像表示サンプルプログラム
Firmware Integration Technology
機能名称:LCD(サンプルプログラム) <r01an3509 1.00="" rev=""></r01an3509>

(※) 資料をダウンロードする際にはルネサス エレクトロニクス株式会社の My Renesas への登録が必要となります。

## 1.3 開発環境について

本サンプルプログラムは、統合開発環境「CS+」と「Smart Configurator」を用いて開発されています。 本サンプルプログラムに対応する開発環境、コンパイラのバージョンは次の通りです。

ソフトウェア	バージョン	備考		
CS+	v8.04.00	_		
RX 用コンパイラ CC-RX	v2.08.01	_		
Smart Configurator	v2.2.0	_		



# 2. サンプルプログラムの構成

## 2.1 フォルダ構成

サンプルプログラムは下記のようなフォルダ構成になっています。



#### 2.2 ファイル構成

```
サンプルプログラムは以下のファイルで構成されています。
```

本章では、ミドルウェア・ドライバ等の既存のファイルに関しては説明を省略しています。

#### <¥Sample¥ap\_rx651\_0a\_lcdkitd02\_cam フォルダ内>

ap_rx651_0a_lcdkitd02_cam.mtpj	•••	CS+用プロジェクトファイル
ap_rx651_0a_lcdkitd02_cam.rcpe	•••	e2studio 用プロジェクトファイル
ap_rx651_0a_lcdkitd02_cam.scfg	•••	Smart Configurator 用ファイル
		(CS+上から Smart Configurator を起動できます。)
AP-RX651-0A_lcdkitd02_cam_	•••	Board Description File
sample_V2.0.bdf		(本プログラムのクロック周波数、端子設定を
		Smart Configurator にインポートできます。)

<¥Sample¥ap\_rx651\_0a\_lcdkitd02\_cam¥DefaultBuild フォルダ内>

ap_rx651_0a_lcdkitd02_cam.abs	•••	elf 形式オブジェクトファイル
ap_rx651_0a_lcdkitd02_cam.mot	•••	モトローラ S フォーマット形式ファイル
ap_rx651_0a_lcdkitd02_cam.map	•••	マップファイル

## <¥Sample¥ap\_rx651\_0a\_lcdkitd02\_cam¥src フォルダ内>

smc_gen	•••	Smart Configurator により生成されたモジュールフォルダ
ap_rx651_0a.c	•••	メイン処理ソースファイル
camera_app.c	•••	カメラ処理アプリケーションソースファイル
cmt_dev.c	•••	タイマドライバソースファイル
image_data.c	•••	画像表示データ設定ソースファイル
lcd_disp.c	•••	LCD 表示処理ソースファイル
lcdkit_d02.c	•••	LCD-KIT-D02 ドライバソースファイル
r_screen.c	•••	LCD 表示初期化処理ソースファイル
sci_i2c_dev.c	•••	簡易 I2C ドライバソースファイル
sdram_dev.c	•••	SDRAM ドライバソースファイル
vscam01.c	•••	VS-CAM-01 ドライバソースファイル
cmt_dev.h	•••	タイマドライバヘッダファイル
common.h	•••	共通ヘッダファイル
lcd_disp.h	•••	LCD 表示処理ヘッダファイル
lcdkit_d02.h	•••	LCD-KIT-D02 ドライバヘッダファイル
r_screen.h	•••	LCD 表示初期化ヘッダファイル
sci_i2c_dev.h	•••	簡易 I2C ドライバヘッダファイル
vscam01.h	•••	VS-CAM-01 ドライバヘッダファイル

<¥Sample¥ap\_rx651\_0a\_lcdkitd02\_cam¥Data フォルダ内>

Image\_scale.bin

Image\_start1.bin

Image\_start2.bin

Image\_start3.bin

Image0.bin

Sound0.bin

- Sound1.bin
- Sound2.bin

- ··· LCD 表示用バックライト調整画像バイナリデータ 1
- ··· LCD 表示用音声再生画像バイナリデータ 1
- ・・・ LCD 表示用音声再生画像バイナリデータ 2
- ··· LCD 表示用音声再生画像バイナリデータ 3
- ··· LCD 表示用写真画像バイナリデータ 0
- ・・・ 音声出力用バイナリデータ0
- ・・・ 音声出力用バイナリデータ1
- ・・・ 音声出力用バイナリデータ2

# 3. VS-CAM-01 サンプルプログラム

3.1 動作説明

本サンプルプログラムは下記の動作を行います。

- LCD 画面上に画像を表示します。(480\*272px 画像)
- LCD-KIT のハードボタンを押すことで以下の3つのモードに切り替えることができます。
   (サンプルプログラム開始時はSW2を押したときに切り替わる「カメラモード」が動作します。)
  - ・SW1 : 音声確認モード
  - ・SW2:**カメラモード**(SW2を押すたびにカメラデータ出力/テストパターン出力が切り替わります。)
  - ・SW3:輝度確認モード
- 音声確認モード

LCD-KIT の SW1 を押すことで音声確認モードが動作します。 本モードでは、画面上部に三つのボタンを表示します。ユーザは各ボタンをタッチすることでボタンに対応した音声を 再生することが可能です。



SW1 押す

ボタン	動作
左ボタン(I)	「ピンポーン」という音声再生
中央ボタン(Ⅱ)	「ブブー」という音声再生
右ボタン(Ⅲ)	「ありがとうございました」という音声再生



#### ● カメラモード

サンプルプログラムの起動直後、あるいは、LCD-KITのSW2を押すことでカメラモードが動作します。 本モード中は、VS-CAM-01から取得したデータをLCDに表示します。

また、SW2 を押すたびに、VS-CAM-01 のカメラデータ出力/テストパターン出力を切り替えます。



● 輝度確認モード

LCD-KIT の SW3 を押すことで輝度確認モードが動作します。 本モードでは、LCD-KIT の下部に長方形の輝度調節スペースを表示します。 ユーザは輝度調節スペースをタッチすることで画面輝度を変更できます。輝度調節スペースの右端が画面輝度 100%、 左端が画面輝度 0%です。



SW3 押す

輝度を変更後に LCD-KIT の SW1, 2, 3 を押すと、輝度は 100%に戻ります。

# 3.2 メモリマップ

H'0000 0000	内蔵	RAM	T	H'0000 0000	画像表示用バッファ 1
	256K	バイト			
H'0004 0000			<b>+</b>		(未使用)
	予約				
H'0007 FFFF H'0008 0000			4		
H'000E EEEE	周辺 I/O	レジスタ			
H'0010 0000	内蔵	ROM		H'0080 0000	
H'0010 7FFF	(データフ	ラッシュ)	/		画像表示用バッファ 2
H'0010 8000			i /	H'0084 0000	SU
H'007D 7FFF	予	約	i i		SI
H'007E 0000			<b>i</b> /		B 1
H'007F 0003	FACI コマン	ド発行領域	į		 R 1
H'007F 0004			i i		B 2
H'007F BFFF	予	約	17		R 2
H'007F FC00			1/		 B
H'007F FFFF	周辺 I/O	レジスタ	i i		R
H'0080 0000			1		(未使用)
H'0085 FFFF	拡張内道	酨 RAM			(11)(1)
H'0086 0000	 予	約	+		
H'00FE FFFF	-				
H'0100 0000	外部アド	レス空間		H'0800 0000	Bsdram 1
H'07FF FFFF	(CS :	空間)	11		
H'0800 0000		SDRAM	1		
H'08FF FFFF		16MByte			
H'0900 0000	SDRAM		1 7	H'FFE0 0000	C 1
	空间	イメージ			C 2
H'0FFF FFFF			/		C
H'1000 0000			T /		C\$*
H'FF7F 5CFF	予	約	i		D*
H'FF7F 5D00	内蔵	ROM	1 <i>!</i>		W*
H'FE7E 5D7E	(オプション	設定メモリ)	İ		L
H'FF7F 5D80		<i>//</i>	<b>1</b> /		P*
H'FF7F 7F6F	予	約			(未使用)
H'FF7F 7D70	内蔵	ROM	1 <i>:</i>	H'FFE8 0000	IMAGE
H'FF7F 7D9F	(読み出し専用)				(未使用)
H'FF7F 7DA0			1 <i>!</i>	H'FFF8 0000	CSOUND0
H'FFDF FFFF	予	約	l.	•	CSOUND1
H'FFE0 0000			Ĭ		CSOUND2
	内蔵	ROM	i i		(未使用)
	(プログラ	ッム ROM)	l I	H'FFFF FF80	EXCEPTVECT
H'EEEE EEEE	2M /	11	i i		DESETVECT

Fig 3.2-1 LCD-KIT + VS-CAM-01 サンプルプログラム(AP-RX651-0A) メモリマップ

## 3.3 サンプルプログラムのダウンロード

サンプルプログラムを CPU ボード上で実行するためには、ビルドしたサンプルプログラムの実行ファイルを CPU ボードに ダウンロードする必要があります。

サンプルプログラムのビルド方法および CPU ボードにサンプルプログラムをダウンロードする方法については、 アプリケーションノート「AN1526 RX 開発環境の使用方法(CS+、Renesas Flash Programmer)」に 詳細な手順が記されていますので参照してください。



## 3.4 LCD ダイレクトドライブ設定

サンプルプログラムでは、グラフィック LCD コントローラ(GLCDC)を使用して、LCD の表示を行っています。 GLCDC の制御は、下記のように設定されています。



#### ・端子の設定

信号名	説明	使用ポート	端子設定	
DCLK	LCD クロック	P14	LCD_CLK	
HSYNC	水平同期信号	P12	LCD_TCON1	
VSYNC	垂直同期信号	PJ2	LCD_TCON2	
DE	データイネーブル信号	P13	LCD_TCON0	
B[51]	Blue データ	P56、P57、P84、P85、PJ0	LCD_DATA0~4	
G[50]	Green データ	PC6、PC7、P83、P11、P54、	LCD_DATA5~10	
		P55		
R[51]	Red データ	PC4、P80、P81、P82、PC5	LCD_DATA11~15	

・タイミングの設定(サンプルプログラム <r\_screen.c>内)

水平フロントポーチ	thf	3	709 行目	
水平バックポーチ	glcdc_init_cfg.output.htiming.back_porch	thb	2	710 行目
水平表示期間	glcdc_init_cfg.output.htiming.display_cyc	tde	480	711 行目
水平同期信号パルス幅	glcdc_init_cfg.output.htiming.sync_width	thp	41	712 行目
垂直フロントポーチ	glcdc_init_cfg.output.vtiming.front_porch	tvf	2	714 行目
垂直バックポーチ	glcdc_init_cfg.output.vtiming.back_porch	tvb	2	715 行目
垂直表示期間	glcdc_init_cfg.output.vtiming.display_cyc	tvd	272	716 行目
垂直同期信号パルス幅	glcdc_init_cfg.output.vtiming.sync_width	tvp	10	717 行目

# 4. 開発環境使用時の各設定値

開発環境を使用する際の、AP-RX651-0A 固有の設定を以下に示します。

表内の「項目番号」はアプリケーションノート

#### 「AN1526 RX 開発環境の使用方法(CS+、Renesas Flash Programmer)」内で

示されている項目番号を示していますので、対応したそれぞれの設定値を参照してください。

ビルド・動作確認方法				
項目名	項目番号	設定値		
出力フォルダ	2-2	Sample¥ap_rx651_0a_lcdkitd02_cam¥DefaultBuild		
モトローラファイル名	2-3	Sample¥ap_rx651_0a_lcdkitd02_cam		
		<pre>¥DefaultBuild¥ap_rx651_0a_lcdkitd02_cam.mot</pre>		
アブソリュートファイル名	2-4	Sample¥ap_rx651_0a_lcdkitd02_cam		
		<pre>¥DefaultBuild¥ap_rx651_0a_lcdkitd02_cam.abs</pre>		
マップファイル	2-5	Sample¥ap_rx651_0a_lcdkitd02_cam		
		<pre>¥DefaultBuild¥ap_rx651_0a_lcdkitd02_cam.map</pre>		

Renesas Flash Programmer を使用した Flash 書き込み方法(USB ブートモードを使用する方法)			
項目名	項目番号	設定値	
ボード設定(Flash 書き込み)	3-5	ボード : Fig 4-1 を参照 ケーブル接続 : CN5 (USB microB)	
ツール選択	3-6	[COM] 詳細: [RX USB Boot(CDC)]	
Flash に書き込むファイル	3-7	Sample¥ap_rx651_0a_lcdkitd02_cam	
		<pre>¥DefaultBuild¥ap_rx651_0a_lcdkitd02_cam.mot</pre>	
ボード設定(動作)	3-8	Fig 4-2 を参照	



Fig 4-1 Flash 書き込み(USB ブートモード)時のボード設定



Fig 4-2 サンプルプログラム動作時のボード設定

E1 エミュレータ/E2 エミュレータ Lite を使用したデバッグ方法			
項目名	項目番号	設定値	
ボード設定	4-1	Fig 4-3 を参照	
JTAG クロック	4-10	E1 エミュレータを使用する場合: 16.5(MHz)	
		E2 エミュレータ Lite を使用する場合: 6.00(MHz)	
EXTAL クロック	4-11	24(MHz)	



Fig 4-3 E1 エミュレータ/E2 エミュレータ Lite デバッグ時のボード設定



# ご注意

- ・本文書の著作権は株式会社アルファプロジェクトが保有します。
- 本文書の内容を無断で転載することは一切禁止します。
- ・本文書に記載されているサンプルプログラムの著作権は株式会社アルファプロジェクトが保有します。
- ・本サンプルプログラムで使用されているミドルウェアおよびドライバの著作権はルネサス エレクトロニクス株式会社が保有します。
- ・本文書に記載されている内容およびサンプルプログラムについてのサポートは一切受け付けておりません。
- ・本文書の内容およびサンプルプログラムに基づき、アプリケーションを運用した結果、万一損害が発生しても、弊社では一切責任を 負いませんのでご了承ください。
- ・本文書の内容については、万全を期して作成いたしましたが、万一ご不審な点、誤りなどお気付きの点がありましたら弊社までご連絡ください。
- ・本文書の内容は、将来予告なしに変更されることがあります。

## 商標について

- ・RX はルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・CS+はルネサスエレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・E1 エミュレータはルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・E2 エミュレータ Lite はルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・Renesas Flash Programmer はルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・その他の会社名、製品名は、各社の登録商標または商標です。

