

AP-SH2F-10A (SH7085 CPU BOARD)

サンプルプログラム解説

2.1版 2023年10月02日

1. 概要

1.1 概要

本サンプルプログラムは、AP-SH2F-10A の動作を確認する簡単なプログラムです。また、弊社製 XrossFinder デバッガを使用するためのサンプルとしてご利用いただけます。サンプルプログラムは、周辺機能の中で使用頻度の高いと思われるシリアル通信、タイマ割り込み処理を行なっています。

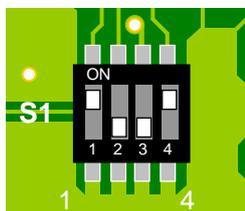
1.2 動作モード

本サンプルプログラムは、AP-SH2F-10A で動作します。クロックモードは下記のようになっています。

モードの設定方法等につきましては、「AP-SH2F-10A ハードウェアマニュアル」をご覧ください。

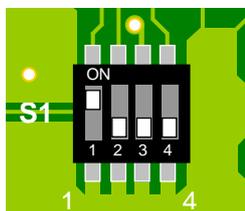
なお、下記以外の条件で動作させる場合には、ソースファイルやコンパイラオプションなどを変更する必要があります。

CPUモード	モード2
クロック設定	CPU = 80MHz、周辺 = 40MHz、バス = 40MHz
デバッグモード	XrossFinder 使用時は ON に、未使用の場合は OFF として下さい。
SRAM バス幅設定	16bit (CS1 空間 ビッグエンディアン)



・デバッグモード ON (XrossFinder 使用時)

Fig 1.2-1 デバッグモード ON



・デバッグモード OFF (XrossFinder 未使用時)

Fig 1.2-2 デバッグモード OFF

1. 3 開発環境について

本サンプルプログラムは統合開発環境 High-performance Embedded Workshop (以下、「HEW」という)を用いて開発されています。サンプルプログラムに対応する開発環境、コンパイラのバージョンは次になります。

フォルダ	開発環境	バージョン	コンパイラ名	バージョン	備考
shc	HEW	V 1. 2 (release 9) 以降	SHC ^{※1} (ルネサス エレクトロニクス)	V6. 0. 0 以降	SuperH ファミリー用 C/C++コンパイラパッケージに付属

※1 ルネサス エレクトロニクス社製「SuperH ファミリー用 C/C++コンパイラ」です。ルネサス エレクトロニクス社のウェブサイトよりこの評価版をダウンロードできます。

2. サンプルプログラムの構成

2. 1 フォルダ構成

サンプルプログラムは下記のようなフォルダ構成になっています。



2. 2 ファイル構成

サンプルプログラムは以下のファイルで構成されています。

<shc¥フォルダ内>

ap_sh2f_10a.hws … HEW 用ワークスペースファイル

<shc¥ap_sh2f_10a¥フォルダ内>

ap_sh2f_10a.hwp … HEW 用プロジェクトファイル

<shc¥ap_sh2f_10a¥src フォルダ内>

main.c … メイン処理
tmr.c … タイマ処理
sci.c … シリアル処理
vector.c … 割込みベクタテーブル
common.h … 共通ヘッダファイル
7080S.H … SH7080 シリーズ内部レジスタ定義ヘッダファイル
section.src … セクション定義

<shc¥ap_sh2f_10a¥Debug フォルダ内>

ap_sh2f_10a.abs … RAM 動作用デバッグ情報ファイル(ELF 形式)
ap_sh2f_10a.mot … RAM 動作用モトローラ S フォーマット形式ファイル
ap_sh2f_10a.map … RAM 動作用マップファイル
コンパイル後は「.obj」、「.lib」等のファイルが生成されます

<shc¥ap_sh2f_10a¥Release フォルダ内>

ap_sh2f_10a.abs … ROM 動作用デバッグ情報ファイル (ELF 形式)
ap_sh2f_10a.mot … ROM 動作用モトローラ S フォーマット形式ファイル
ap_sh2f_10a.map … ROM 動作用マップファイル
コンパイル後は「.obj」、「.lib」等のファイルが生成されます

3. ビルド・デバッグ方法

3. 1 ルネサス社製 SHC 用サンプルプログラム (Ver6 以降)

(1) ビルド

HEW (ルネサス SHC Ver6 以降) を使用した場合のサンプルプログラムのビルド方法を説明します。

- ① HEW を起動し、ap_sh2f_10a.hws を読み込みます。
- ② 最初の読み込みを行なったときに、「ワークスペース (Workspace) が移動しました」という内容の確認メッセージが表示されますので「はい」を選択してください。
- ③ 最初の読み込みを行なったときに、コンパイラバージョンによって、バージョンの選択を行なうダイアログが表示されることがあります。表示された場合には、使用するコンパイラバージョンを選択してください。
- ④ [Build] ボタン横のリストボックス [Configuration Section] から、[Debug] または [Release] を選択します。
[Debug] を選択した場合、¥Debug ワークフォルダ内に RAM 動作のオブジェクトが生成されます。
[Release] を選択した場合、¥Release ワークフォルダ内に ROM 動作のオブジェクトが生成されます。
- ⑤ メニューの [Build] - [Build] を実行してください。ap_sh2f_10a.mot、ap_sh2f_10a.abs が出力されます。
このとき、マップファイルは、ワークフォルダに作成されます。

(2) RAM 上でのデバッグ

- ① AP-SH2F-10A のスイッチを「1.2 動作モード」の「Fig 1.2-1 デバッグモード ON」に合わせて設定します。
- ② XrossFinder を起動し、¥sample フォルダ直下にある XrossFinder_sh2f_10a.xfc コマンドファイルを読み込みます。
- ③ ¥Debug フォルダ内の ap_sh2f_10a.abs を XrossFinder でダウンロードして動作を確認して下さい。

(3) ROM 上でのデバッグ

- ① AP-SH2F-10A のスイッチを「1.2 動作モード」の「Fig 1.2-1 デバッグモード ON」に合わせて設定します。
- ② XrossFinder を起動し、¥sample フォルダ直下にある XrossFinder_sh2f_10a.xfc コマンドファイルを読み込みます。
(コマンドファイルの PC, VBR 設定は RAM 動作設定になっていますので、ROM 動作設定に変更しておいて下さい)
- ③ ¥Release フォルダ内の ap_sh2f_10a.abs を XrossFinder で読み込みます。
- ④ FlashWriter EX を起動し、ボードにプログラムを書込んで動作を確認してください。

(4) XrossFinder 未使用時の確認方法

FlashWriter EX を使用して ¥Release フォルダ内の ap_sh2f_10a.mot をボードに書込み、動作確認を行ってください。

FlashWriter EX の使用方法につきましては、「AP-SH2F-10A ハードウェアマニュアル」を参照して下さい。

なお、HEW の詳細な使用方法につきましては、HEW のマニュアルを参照して下さい。

4. 動作説明

4. 1 サンプルプログラムの動作

本サンプルプログラムは、下記の動作を行いません。

- SC11 でエコーバックを行いません。(送受信割り込み使用)
RXD から受信をした値をそのまま、TXD へ送信します。
シリアルの設定は、38400bps、8bit 長、パリティなし、ストップビット1、フロー制御なしです。
動作確認は、パソコン上のターミナルソフト（ハイパーターミナル等）を使用して下さい。
- LD2（緑の LED）を 1sec 周期で ON/OFF します。
- CN2、CN3 の次のポートより方形波を出力します。周期とピン番号を次に示します。

CN2 方形波出力端子一覧

ピン番号	ピン名	周期	備考
1	PE15/CKE/DACK1/TIOC4D/IRQOUT	1sec	MTU 使用
11	PE7/nBS/TIOC2B/nUBCTRGR/RXD2/SSI	20msec	CMT 使用
12	PE6/nCS7/TIOC2A/SCK3/AUDATA0	20msec	CMT 使用
13	PE5/nCS6/nCE1B/TIOC1B/TXD3/AUDATA1	20msec	CMT 使用
14	PE4/nIOIS16/TIOC1A/RXD3/AUDATA2	20msec	CMT 使用

ピン名に n がついているものは負論理をあらわします。

CN3 方形波出力端子一覧

ピン番号	ピン名	周期	備考
15	PD31/D31/TIOC3AS/nADTRG	10ms	MTU 使用
16	PD30/D30/TIOC3CS/nIRQOUT	10ms	MTU 使用
17	PD29/D29/nCS3/TIOC3BS	10ms	MTU 使用
18	PD28/D28/nCS2/TIOC3DS	10ms	MTU 使用

ピン名に n がついているものは負論理をあらわします。

4. 2 RAM 動作時のメモリマップ

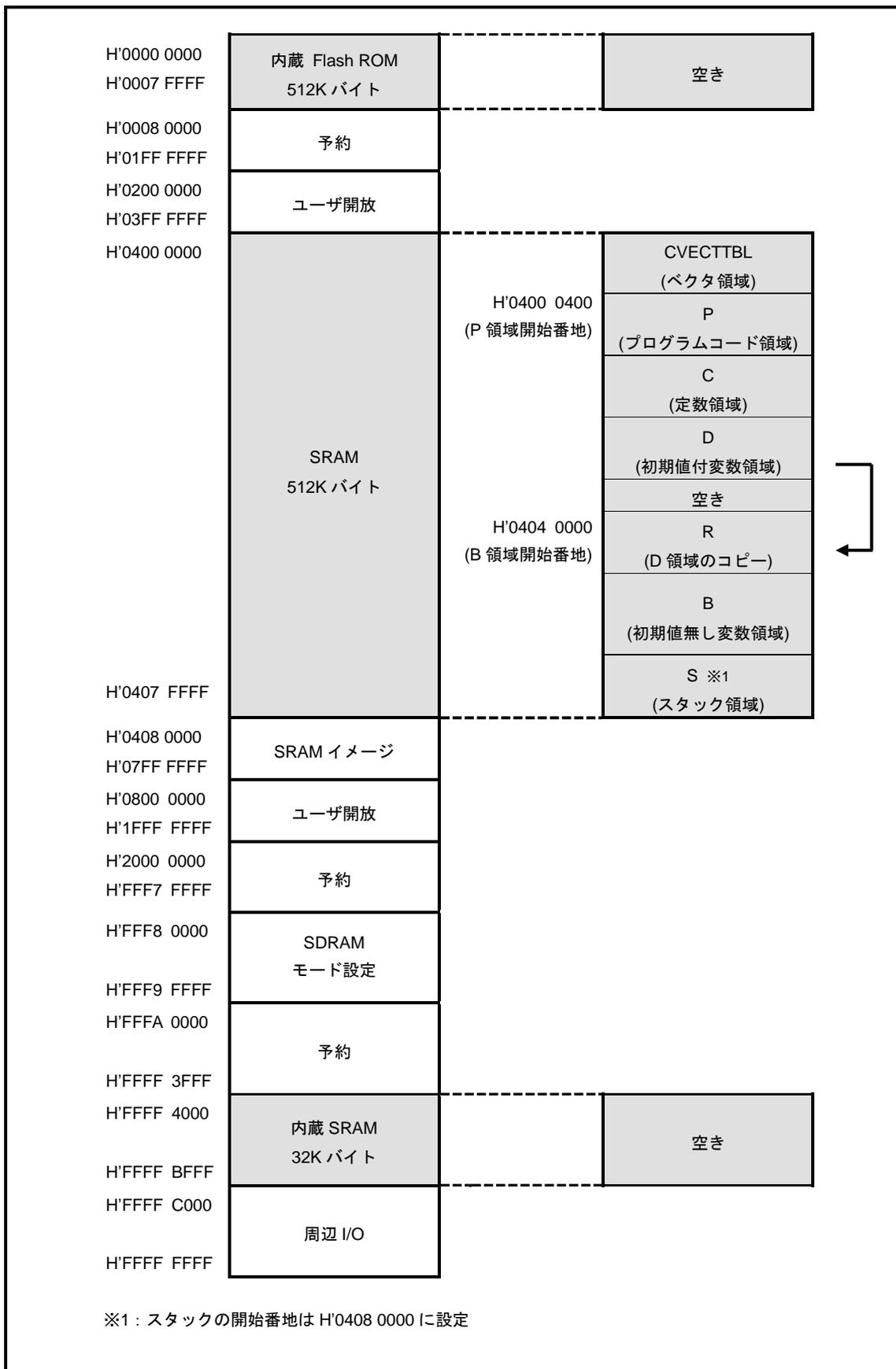


Fig 4.2-1 RAM 動作時のメモリマップ (shc 版)

4. 3 ROM 動作時のメモリマップ

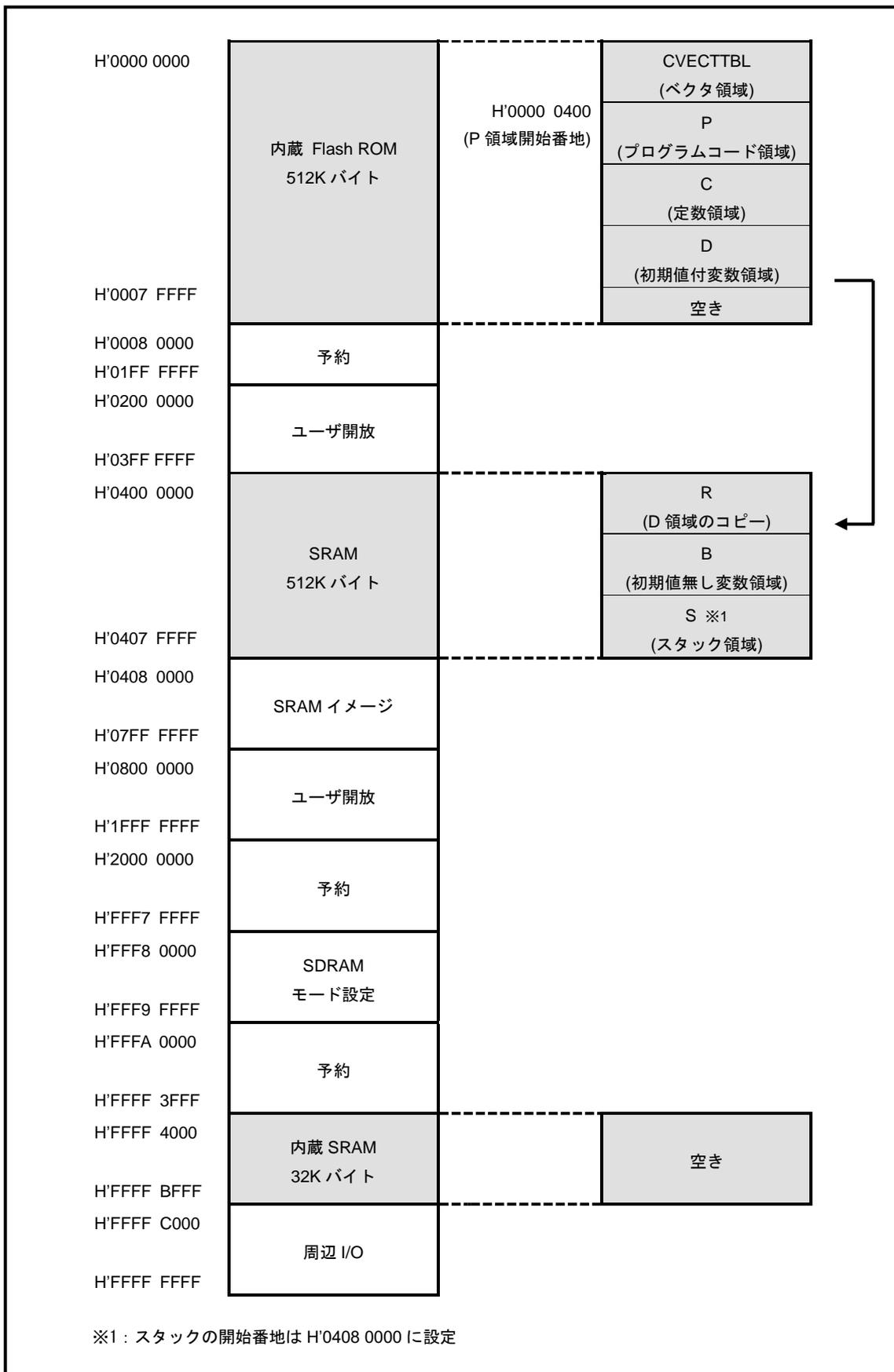


Fig 4.3-1 ROM 動作時のメモリマップ (shc 版)

ご注意

- ・本文書の著作権は株式会社アルファプロジェクトが保有します。
- ・本文書の内容を無断で転載することは一切禁止します。
- ・本文書に記載されているサンプルプログラムの著作権は株式会社アルファプロジェクトが保有しますが、お客様のアプリケーションで使用される場合には、ご自由にご利用いただけます。
- ・本文書の内容は、将来予告なしに変更されることがあります。
- ・本文書に記載されている内容およびサンプルプログラムについての質問等のサポートは一切受け付けておりませんのでご了承ください。
- ・本文書の内容については、万全を期して作成いたしました。万が一不審な点、誤りなどお気づきの点がありましたら弊社までご連絡下さい。
- ・本文書の内容およびサンプルプログラムに基づき、アプリケーションを運用した結果、万一損害が発生しても、弊社では一切責任を負いませんのでご了承下さい。

商標について

- ・ SuperH は、ルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・ 本文書では下記のように省略して記載している場合がございます。ご了承ください。
High-performance Embedded Workshop は HEW
- ・ その他の会社名、製品名は、各社の登録商標または商標です。



株式会社アルファプロジェクト
〒431-3114
静岡県浜松市中央区積志町 834
<https://www.apnet.co.jp>
E-Mail: query@apnet.co.jp