

AP-SH4A-0AEVB

サンプルプログラム解説

初版 2007年1月6日

1. 概要

1. 1 概要

本サンプルプログラムは、AP-SH4A-0AEVBに搭載したAP-SH4A-0Aの動作を確認する簡単なプログラムです。また、弊社製 XrossFinder デバッガを使用するためのサンプルとしてご利用いただけます。

サンプルプログラムは、周辺機能の中で使用頻度の高いと思われるシリアル通信、タイマ割り込み処理を行なっています。

また、CFカードへのアクセスならびにPCIスロットへのアクセスサンプルプログラムも含まれています。

1. 2 動作モード

本サンプルプログラムは、AP-SH4A-0AEVBに搭載したAP-SH4A-0A上で動作します。クロックモードは下記のようになっています。

モードの設定方法等につきましては、「AP-SH4A-0Aハードウェアマニュアル」をご覧ください。

なお、下記以外の条件で動作させる場合には、ソースファイルやコンパイラオプションなどを変更する必要があります。

クロックモード	CPU = 399.996MHz、DDR = 159.9984MHz、周辺 = 33.333MHz、バス = 33.333MHz CS0 バスサイズ 32bit、リトルエンディアン
デバッガモード	XrossFinder 使用時は SW1 を DEBUG、未使用の場合は NORMAL として下さい。

XrossFinder をご使用の場合、CPU ボードの設定を製品出荷時の状態とし以下の DIP SW3 の設定を行って下さい。

(1=ON, 0=OFF とします)

DIPSW3 - 1~8 - 00100001

1. 3 対応コンパイラ

本サンプルプログラムはビルドするためには、下記のコンパイラが必要です。

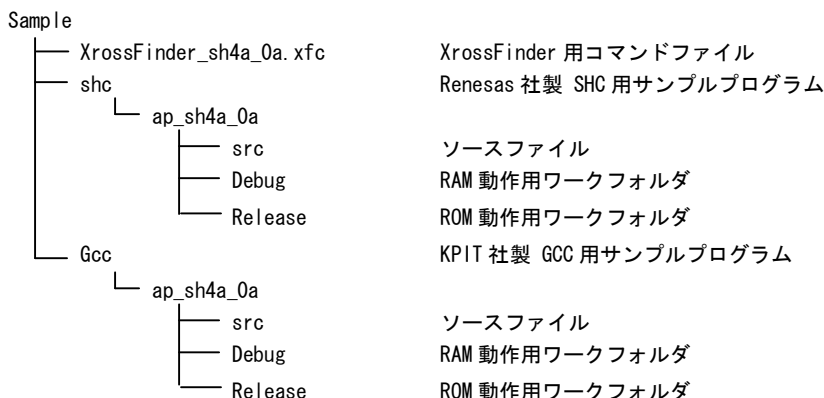
コンパイラ名	バージョン	備考
SHC	Renesas 社製 SHC Ver8 以降	HEW 対応
GNU GCC	KPIT 社製 GNUSH v0601 (ELF 形式) 以降 ^{※1}	HEW 対応

※1: KPIT 社製 GNU GCC 及び HEW は無償でダウンロード可能です。詳しくは弊社 HP の技術コラムを参照して下さい。

2. サンプルプログラムの構成

2. 1 フォルダ構成

サンプルプログラムは下記のようなフォルダ構成になっています。



2. 2 ファイル構成

(1) SHC 用サンプルプログラム SHC 用サンプルプログラムは以下のファイルで構成されています。

- <shc¥ap_sh4a_0a¥フォルダ内>
 - ap_sh4a_0a.hws … HEW 用プロジェクトファイル

- <shc¥ap_sh4a_0a¥src フォルダ内>
 - main.c … メイン処理
 - tmr.c … タイマ処理
 - sci.c … シリアル処理
 - boot.c … CPU 初期化処理
 - Cf.c … CF アクセス処理
 - Pci.c … PCI アクセス処理
 - Mon.c … モニタ処理
 - Common.h … 共通ヘッダファイル
 - 7780.h … SH7780 内部レジスタ定義ヘッダファイル
 - Vector.c … 例外処理
 - startup.src … スタートアップ処理
 - section.src … セクション定義
 - cpu.h … CPU 定義ファイル
 - Pci.h … PCI 定義ファイル

- <shc¥ap_sh4a_0a¥Debug フォルダ内>
 - ap_sh4a_0a.abs … RAM 動作用オブジェクトファイル(elf 形式)
 - ap_sh4a_0a.mot … RAM 動作用モトローラ S フォーマット形式ファイル
 - ap_sh4a_0a.map … RAM 動作用マップファイル

- <shc¥ap_sh4a_0a¥Release フォルダ内>
 - ap_sh4a_0a.abs … ROM 動作用オブジェクトファイル(elf 形式)
 - ap_sh4a_0a.mot … ROM 動作用モトローラ S フォーマット形式ファイル
 - ap_sh4a_0a.map … ROM 動作用マップファイル

(2) GCC 用サンプルプログラム GCC 用サンプルプログラムは以下のファイルで構成されています。

<gcc¥ap_sh4a_0a¥フォルダ内>	
ap_sh4a_0a.hws	… HEW 用プロジェクトファイル
<gcc¥ap_sh4a_0a¥src フォルダ内>	
main.c	… メイン処理
tmr.c	… タイマ処理
sci.c	… シリアル処理
boot.c	… CPU 初期化処理
Cf.c	… CF アクセス処理
Pci.c	… PCI アクセス処理
Mon.c	… モニタ処理
common.h	… 共通ヘッダファイル
7780.h	… SH7780 内部レジスタ定義ヘッダファイル
vector.c	… 例外処理
crt0.s	… スタートアップ処理
cpu.h	… CPU 定義ファイル
Pci.h	… PCI 定義ファイル
<gcc¥ap_sh4a_0a¥Debug フォルダ内>	
ap_sh4a_0a.x	… RAM 動作用オブジェクトファイル(elf 形式)
ap_sh4a_0a.mot	… モトローラ S フォーマット形式ファイル
ap_sh4a_0a.map	… マップファイル
<gcc¥ap_sh4a_0a¥Release フォルダ内>	
ap_sh4a_0a.x	… ROM 動作用オブジェクトファイル(elf 形式)
ap_sh4a_0a.mot	… モトローラ S フォーマット形式ファイル
ap_sh4a_0a.map	… マップファイル

3. ビルド・デバッグ方法

ご注意：CD-ROMからサンプルプログラムをコピーする場合、コピー先のファイル属性が読み取り専用となっています。
すべてのファイルの読み取り専用属性を解除してからビルドを実行して下さい。

3. 1 Renesas 社製 SHC 用サンプルプログラム (Ver8 以降)

(1) ビルド

H E W (Renesas SHC Ver8 以降) を使用した場合のサンプルプログラムのビルド方法を説明します。

- ① HEW を起動し、ap_sh4a_0a.hwp を読み込みます。
- ② 最初の読み込みを行なったときに、「ワークスペース (Workspace) が移動しました」という内容の確認メッセージが表示されますので「はい」を選択してください。
- ③ 最初の読み込みを行なったときに、コンパイラバージョンによって、バージョンの選択を行なうダイアログが表示されることがあります。表示された場合には、使用するコンパイラバージョンを選択してください。
- ④ [Build] ボタン横のリスト box [Configuration Section] から、[debug] または [Release] を選択します。
[debug] を選択した場合、¥debug ワークフォルダ内に RAM 動作用のオブジェクトが生成されます。
[release] を選択した場合、¥release ワークフォルダ内に ROM 動作用のオブジェクトが生成されます。
- ⑤ メニューの [Build] - [Build] を実行してください。ap_sh4a_0a.mot、ap_sh4a_0a.abs が出力されます。
このとき、マップファイルは、ワークフォルダに作成されます。

(2) RAM 上でのデバッグ

- ① XrossFinder を起動し、¥sample フォルダ直下にある XrossFinder_sh4a_0a.xfc コマンドファイルを読み込みます。
- ② ¥debug フォルダ内のオブジェクトファイル ap_sh4a_0a.abs を XrossFinder で読み込んで動作を確認して下さい。

(3) ROM 上でのデバッグ

- ① XrossFinder を起動し、¥sample フォルダ直下にある XrossFinder_sh4a_0a.xfc コマンドファイルを読み込みます。
(コマンドファイルの PC, VBR 設定は RAM 動作設定になっていますので、ROM 動作設定に変更しておいて下さい)
- ② ¥release フォルダ内のオブジェクトファイル ap_sh4a_0a.abs を XrossFinder で読み込みます。
- ③ FlashWriter EX を起動し、ボードにプログラムを書込み後、動作確認を行なって下さい。

(4) XrossFinder 未使用時の確認方法

FlashWriter EX と HJ-LINK を使用して ¥release フォルダ内の ap_sh4a_0a.mot をボードに書込み、動作確認を行ってください。

FlashWriter EX の使用方法や HJ-LINK の設定方法につきましては、別途マニュアルを参照して下さい。

なお、H E W の詳細な使用方法につきましては、H E W のマニュアルを参照して下さい。

3. 2 KPIT 社製 GNU GCC サンプルプログラム (GNUSH v0601 以降)

(1) HEWを使用してビルド

HEW (KPIT GNUSH v0601 以降) を使用した場合のサンプルプログラムのビルド・デバッグ方法も 3. 1 章と同様です。
¥gcc フォルダ 直下にある ap_sh4a_0a.hwp を読み込んでビルドを実行して下さい。また、ビルド後生成されたオブジェクトファイル ap_sh4a_0a.x を XrossFinder で読み込んで動作を確認して下さい。

コンパイラならびにHEWは、KPIT 社のホームページよりダウンロード可能です。詳しくは弊社ホームページの技術コラムを参照して下さい。また、GCC の詳細な使用方法につきましては、GCC コンパイラのマニュアル、もしくは、関連書籍、ホームページなどを参照してください。

4. 動作説明

4. 1 サンプルプログラムの動作

本サンプルプログラムは、下記の動作を行いません。

- SCIF0 を使用しコマンドを処理します。
「P」を入力することにより、AP-SH4A-OAEVB の PCI スロットに接続された PCI カードのコンフィグレーションを表示します。
「C」を入力することにより、AP-SH4A-OAEVB の CF スロットに挿入された CF カードの CIS 情報を表示します。
AP-SH4A-OAEVB の COM1 コネクタにシリアルケーブルを接続して下さい。
シリアルの設定は、38400bps、8bit 長、パリティなし、ストップビット1です。
動作確認は、パソコン上のターミナルソフト (ハイパーターミナル等) を使用して下さい。
- LD1, LD2 (緑の LED) を 1sec 間隔で ON/OFF します。

ご注意

- ・本文書の著作権は（株）アルファプロジェクトが保有します。
- ・本文書の内容を無断で転載することは一切禁止します。
- ・本文書に記載された回路図およびサンプルプログラム等の著作権は（株）アルファプロジェクトが保有しますが、お客様のアプリケーションで使用される場合には、ご自由にご利用いただけます。
- ・本文書の内容は、将来予告なしに変更されることがあります。
- ・本文書に記載されている内容およびサンプルプログラムについての質問等のサポートは一切受け付けておりませんのでご了承ください。
- ・本文書の内容については、万全を期して作成いたしました。万が一不審な点、誤りなどお気づきの点がありましたら弊社までご連絡下さい。
- ・本文書の内容およびサンプルプログラムに基づき、アプリケーションを運用した結果、万一損害が発生しても、弊社では一切責任を負いませんのでご了承下さい。

- ・ Windows®の正式名称は Microsoft®Windows®Operating System です。
Microsoft、Windows、Windows NT は、米国 Microsoft Corporation.の米国およびその他の国における商標または登録商標です。
Windows®XP、Windows®2000 Professional、Windows®Millennium Edition、Windows®98 は、米国 Microsoft Corporation.の商品名称です。
本文書では下記のように省略して記載している場合がございます。ご了承ください。
Windows®XP は Windows XP もしくは WinXP
Windows®2000 Professional は Windows 2000 もしくは Win2000
Windows®Millennium Edition は Windows Me もしくは WinMe
Windows®98 は Windows 98 もしくは Win98
- ・ IBM-PC/AT は、米国 IBM 社の登録商標、商標または商品名称です。
- ・ DOS/V は、日本 IBM 社の登録商標、商標または商品名称です。
- ・ SuperH は、（株）Renesas の登録商標、商標または商品名称です。
- ・ その他の会社名、製品名は、各社の登録商標または商標です。



株式会社アルファプロジェクト
〒431-3114
静岡県浜松市東区積志町 834
<http://www.apnet.co.jp>
E-MAIL : query@apnet.co.jp