AP-RX63N-0A LCD-KIT-D02 サンプルプログラム解説

Alpha Project Co., Ltd.

1. 根	既要	1
1.1	概要	1
1.2	本サンプルプログラムについて	1
1.3	開発環境について	2
2. ±	ナンプルプログラムの構成	3
2.1	フォルダ構成	3
2.2	ファイル構成	4
3. 重	协作説明	5
3.1	動作説明	5
3.2	メモリマップ	7
3.3	サンプルプログラムのダウンロード	8
3.4	LCD ダイレクトドライブ設定	9
3.5	デバッガ使用時の注意事項	10
3.6	プログラミングの注意事項	10
4.	乳発環境使用時の各設定値	

目 次

1. 概要

1.1 概要

本アプリケーションノートでは、AP-RX63N-0A(RX63N)を用いて静電容量式の LCD-KIT-D02 を動作させるサンプルプログ ラムについて解説します。

本サンプルプログラムで使用する主な機能を以下に記します。

	機能	動作内容	
LCD-KIT-D02	L C Dパネル	各種画像の表示	
	タッチパネル(静電容量式)	タッチ検出	
	バックライト	バックライトの点灯	
スイッチ		各種音声の出力開始	
	スピーカ	音声出力	
AP-RX63N-0A	ダイレクトメモリアクセス	グラフィック表示(画像データ転送)	
(EXDMAC0)			
	タイマパルスユニット(MTU0,1,3)	グラフィック表示(同期信号)	
	簡易 I2C 通信(SCI2)	LCD-KIT との通信	
	周期タイマ(CMT0,MTU2)	時間管理	

1.2 本サンプルプログラムについて

本サンプルプログラムは、ルネサス エレクトロニクス株式会社提供のミドルウェアおよびドライバを AP-RX63N-0A に 移植しています。

各ミドルウェアおよびドライバの詳細については、以下の資料を参照してください。

入手につきましては、ルネサス社ウェブサイトの下記のページにて、検索を行ってください。

ルネサス エレクトロニクス社 RX63N サンプルコード

https://www.renesas.com/jp/ja/products/microcontrollers-microprocessors/rx-32-bit-performance-efficiencymcus/rx63n-32-bit-microcontrollers-enhanced-security-image-capture#documents

٦

BSP

・資料名
RX ファミリ ボードサポートパッケージモジュール Firmware Integration Technology
機能名称:BSP <r01an1685 3.71="" rev=""></r01an1685>
• CMT
・資料名
RX ファミリ CMT モジュール Firmware Integration Technology
機能名称:タイマ <r01an1856 3.21="" rev=""></r01an1856>
• GPIO
・資料名
RX ファミリ GPIO モジュール Firmware Integration Technology
機能名称: I/O 設定 <r01an1721 2.31="" rev=""></r01an1721>
MPC
・資料名
RX ファミリ MPC モジュール Firmware Integration Technology
機能名称:端子設定 <r01an1724 rev2.31=""></r01an1724>
● 簡易 I2C
・ 資料名
RX ファミリ 簡易 I2C モジュール Firmware Integration Technology
機能名称:I2C バス <r01an1691 2.20="" rev=""></r01an1691>
(※)資料をダウンロードする際にはルネサスエレクトロニクス株式会社の My Renesas への登録が必要となりま

1.3 開発環境について

本サンプルプログラムは、統合開発環境「CS+」を用いて開発されています。 本サンプルプログラムに対応する開発環境、コンパイラのバージョンは次の通りです。

ソフトウェア	バージョン	備考
CS+	v8.04.00	_
RX 用コンパイラ CC-RX	V3.02.00	_

2. サンプルプログラムの構成

2.1 フォルダ構成

サンプルプログラムは下記のようなフォルダ構成になっています。

¥ ap_rx63n_0a_lcdkit_d02	LCD-KIT サンプルプログラム(AP-RX63N-0A)フォルダ	
- ¥ src	ソースフォルダ	
– ¥ r_bsp	BSP モジュールフォルダ	
- ¥ r_cmt_rx	CMT モジュールフォルダ	
— ¥ r_gpio_rx	GPIO モジュールフォルダ	
– ¥ r_mpc_rx	MPC モジュールフォルダ	
— ¥ r_sci_iic_rx	簡易 I2C モジュールフォルダ	
¥ r_config	各モジュールの設定ファイルフォルダ	
— ¥ DefaultBuild	ワークフォルダ	
L _{¥ Data}	音声および画像のバイナリデータフォルダ	

2.2 ファイル構成

サンプルプログラムは以下のファイルで構成されています。

本章では、ミドルウェア・ドライバ等の既存のファイルに関しては説明を省略しています。

<¥Sample¥ap_rx63n_0a_lcdkit_d02 フォルダ内>

ap_rx63n_0a_lcdkit.mtpj	・・・ CS+用プロジェクトファイル
ap_rx63n_0a_lcdkit.rcpe	・・・ e2studio 用プロジェクトファイル

<¥Sample¥ap_rx63n_0a_lcdkit_d02¥DefaultBuild フォルダ内>

ap_rx63n_0a_lcdkit.abs	•••	elf 形式オブジェクトファイル
ap_rx63n_0a_lcdkit.mot	•••	モトローラ S フォーマット形式ファイル
ap_rx63n_0a_lcdkit.map	•••	マップファイル

<¥Sample¥ap_rx63n_0a_lcdkit_d02¥src フォルダ内>

r_bsp		ボードサポートパッケージ FIT モジュールフォルダ
r_cmt_rx	•••	CMT FIT モジュールフォルダ
r_gpio_rx	•••	GPIO FIT モジュールフォルダ
r_mpc_rx	•••	MPC FIT モジュールフォルダ
r_sci_iic_rx	•••	簡易 I2C FIT モジュールフォルダ
r_config	•••	各 FIT モジュールの設定ファイルフォルダ
ap_rx63n_0a.c	•••	メイン処理ソースファイル
cmt_dev.c		タイマドライバソースファイル
image_data.c	•••	画像表示データ設定ソースファイル
lcd_ctrl_exdma.c	•••	LCD ダイレクトドライブ EXDMA ドライバソースファイル
lcd_ctrl_mtu.c	•••	LCD ダイレクトドライブ MTU ドライバソースファイル
lcd_disp.c	•••	LCD 表示処理ソースファイル
lcdkit_d02.c		LCD-KIT-D02 ドライバソースファイル
sci_i2c_dev.c		簡易 I2C ドライバソースファイル
sram_dev.c		SRAM ドライバソースファイル
cmt_dev.h		タイマドライバヘッダファイル
lcd_ctrl.h		LCD ダイレクトドライブドライバヘッダファイル
lcd_disp.h	•••	LCD 表示処理ヘッダファイル
lcdkit_d02.h		LCD-KIT-D02 ドライバヘッダファイル
sci_i2c_dev.h		簡易 I2C ドライバヘッダファイル

<¥Sample¥ap_rx63n_0a_lcdkit_d02¥Data フォルダ内>

Image_scale.bin	•••	LCD 表示用バックライト調整画像バイナリデータ 1
Image_start1.bin	•••	LCD 表示用音声再生画像バイナリデータ 1
Image_start2.bin	•••	LCD 表示用音声再生画像バイナリデータ 2
Image_start3.bin		LCD 表示用音声再生画像バイナリデータ 3
Image0.bin	•••	LCD 表示用写真画像バイナリデータ 0
Sound0.bin	•••	音声出力用バイナリデータ 0
Sound1.bin		音声出力用バイナリデータ 1
Sound2.bin	•••	音声出力用バイナリデータ 2

3. 動作説明

3.1 動作説明

本サンプルプログラムは下記の動作を行います。

- LCD 画面上に画像を表示します。(480*272px 画像)
- LCD-KIT のハードボタンを押すことで以下の3つのモードに切り替えることができます。
 (サンプルプログラム開始時はSW2を押したときに切り替わる「タッチ確認モード」が動作します。)
 - ・SW1:音声確認モード
 - ・SW2 : タッチ確認モード
 - ・SW3:輝度確認モード
- 音声確認モード

LCD-KIT の SW1 を押すことで音声確認モードが動作します。 本モードでは、画面上部に三つのボタンを表示します。ユーザは各ボタンをタッチすることでボタンに対応した音声を 再生することが可能です。



SW1 押す

ボタン	動作	
左ボタン(I)	「ピンポーン」という音声再生	
中央ボタン(Ⅱ)	「ブブー」という音声再生	
右ボタン(Ⅲ)	「ありがとうございました」という音声再生	

タッチ確認モード

サンプルプログラムの起動直後、あるいは、LCD-KITのSW2を押すことでタッチ確認モードが動作します。 本モード中にLCD-KITの画面をタッチすると四角形のカーソルを表示します。

最大5点のマルチタッチ検出を行い、青・赤・緑・黄、白の順でポインタが表示されます。



● 輝度確認モード

LCD-KIT の SW3 を押すことで輝度確認モードが動作します。 本モードでは、LCD-KIT の下部に長方形の輝度調節スペースを表示します。 ユーザは輝度調節スペースをタッチすることで画面輝度を変更できます。輝度調節スペースの右端が画面輝度 100%、 左端が画面輝度 0%です。



SW3 押す

輝度を変更後に LCD-KIT の SW1, 2, 3 を押すと、輝度は 100%に戻ります。

3.2 メモリマップ

Н/0000 0000		.	
H 0000 0000	内蔵 RAM	1/0000 1000	ワーク RAM
	128Kバイト	H 0000 1000	B_1
H'0002 0000		Į į	R_1
H 0002 0000	予約	<u>``</u>	B_2
H'0007 FFFF			R_2
	周辺 I/O レジスタ		В
H'000F FFFF			R
H 0010 0000	内蔵 ROM 32K バイト		SU
	(データフラッシュ)	``\	SI
H'0010 /FFF	木 使 用	<u>ا</u> `` ا	(未使用)
H'0010 8000	予約		
H'007F 7FFF			
H'007F 8000	FCU RAM 領域		
H'007F 9FFF		4	
	予約		
H'007F BFFF		4	
	周辺 I/O レジスタ		
<u>H'007F C4FF</u> H'007E C500		4	
	予約		
H'007F FBFF H'007F FC00		4	
	周辺 I/O レジスタ		
H'0080 0000		4	
	予約		
H'00E0 0000		ر را	両換ま二田バルファ
	内蔵 ROM ZM パイト (書き換え声田)		
	未使用		 画像表示田バッファ
H'0100 0000			1
H'06FF FFFF	予約		
H'0700 0000			
H'0707 FFFF	SRAM 512Kバイト		
H′0708 0000		t´/1	C 1
H'07FF FFFF	SRAM イメージ	<i>i</i>	<u> </u>
H′0800 0000			<u> </u>
H'FEFF DFFF	予約	, i	C\$*
H'FEFF E000	 内蔵 ROM	1 / 1	D*
H'FFFF FFFF	(MCU ファーム)		P*
H'FF00 0000		1 / 1	W*
H'FF7F BFFF	予約	į į	L
H'FF7F C000	 内蔵 ROM	1 <i>i</i>	CSOUND0
H'FF7F FFFF	(ユーザブート)	1	CSOUND1
H'FF80 0000			CSOUND2
H'FEDE FEFE	予約	1	(未使用)
H'FFE0 0000	内蔵 ROM	, H/FFF8 0000	IMAGE
	(プログラム ROM)		(未使用)
H'FFFF FFFF	2M バイト	H'EEEE EE&U	FIXEDVECT

Fig 3.2-1 LCD-KIT サンプルプログラム(AP-RX63N-0A) メモリマップ

3.3 サンプルプログラムのダウンロード

サンプルプログラムを CPU ボード上で実行するためには、ビルドしたサンプルプログラムの実行ファイルを CPU ボードに ダウンロードする必要があります。

サンプルプログラムのビルド方法および CPU ボードにサンプルプログラムをダウンロードする方法については、 アプリケーションノート「AN1526 RX 開発環境の使用方法(CS+、Renesas Flash Programmer)」に 詳細な手順が記されていますので参照してください。

3.4 LCD ダイレクトドライブ設定

サンプルプログラムでは、LCD ダイレクトドライブ方式を使用して、LCD の表示を行っています。 LCD ダイレクトドライブの端子およびタイミングは、以下のように設定されています。



・端子の設定

信号名	説明	使用ポート	端子設定	備考
DCLK	ドットクロック	P32	MTIOC0C	PWM $\equiv - \ltimes 1$
HSYNC	水平同期信号	P56	MTIOC3C	PWM モード 1
VSYNC	垂直同期信号	P73	P73	
DE	データイネーブル信号	P17	MTIOC3A	$PWM \in - F 1$
B[51]	Blue データ	PD[40]	D[40]	EXDMAC
G[50]	Green データ	PE[20]、PD[75]	D[105]	EXDMAC
R[51]	Red データ	PE[73]	D[1511]	EXDMAC

・タイミングの設定(サンプルプログラム <lcd_ctrl.h>内)

29 行	#define LCD_CLKNUM 4	1/tc	PΦ / 4 = 48 MHz / 4 = 12 MHz
30 行	#define LCD_DE_START 43	thp + thb	43 clk
31 行	#define LCD_DE_LENGTH 480	tde	480 clk
33 行	#define LCD_HSYNC_CYCLE 575	th	575 clk
34 行	#define LCD_HSYNC_LENGTH 41	thp	41 clk
36 行	#define LCD_VSYNC_LENGTH 10	tvp	10 HSYNC
47 行	#define LCD_VSYNC_BP (10 + 2)	tvp + tvb	10 + 2 = 12 HSYNC
38 行	#define LCD_VSYNC_DP (10 + 2 +	tvp + tvb + tvd	10 + 2 + 272 = 284 HSYNC
	272)		
39 行	#define LCD_VSYNC_FP (10 + 2 + 272	tvp + tvb + tvd	10 + 2 + 272 + 132 = 416
	+ 132)	+ tvf	HSYNC
40 行	#define LCD_VSYNC_CYCLE 416	tv	416 HSYNC

3.5 デバッガ使用時の注意事項

本サンプルプログラムを E1 エミュレータ、もしくは、E2 エミュレータ Lite 等のデバッガを使用してデバッグする際には、 下記に注意が必要です。

① フリッカ

ブレークをかけて処理を中断し、その後処理を再開させるとLCD にフリッカが発生することがあります。 本現象はLCD の仕様に依存するもので、プログラムに問題はありません。 プログラムの実行を継続していくと次第にフリッカはなくなります。 デバッガを使用せずに動作させる場合には、上記の現象は発生しません。

3.6 プログラミングの注意事項

本サンプルプログラムを参考にプログラムを作成する場合は、下記に注意が必要です。

① SRAM へのアクセス

DMA 転送を行っているときに SRAM へのアクセスを行うと、DMA のタイミングがずれてしまい、 画面が乱れることがあります。 DMA への転送を行っている vtd の期間を避けて、DMA 転送をしていない期間にアクセスを行ってください。

② 割り込み

LCD の表示のタイミングは、MTU の割り込みを基準に行っております。 そのため、この割り込み処理に影響を与えるような長い割り込み禁止等がある場合、画像に乱れが発生します。 また、優先順位の高い割り込みや多重割り込みの処理を行っていない割り込みなどを使用した場合にも 割り込み禁止と同じ状態となりますので、ご注意ください。

4. 開発環境使用時の各設定値

開発環境を使用する際の、AP-RX63N-0A 固有の設定を以下に示します。

表内の「項目番号」はアプリケーションノート

「AN1526 RX 開発環境の使用方法(CS+、Renesas Flash Programmer)」内で示されている

項目番号を示していますので、対応したそれぞれの設定値を参照してください。

ビルド・動作確認方法			
項目名	項目番号	設定値	
出力フォルダ	2-2	Sample¥ap_rx63n_0a_lcdkit_d02¥DefaultBuild	
モトローラファイル名	2-3	Sample¥ap_rx63n_0a_lcdkit_d02	
		<pre>¥DefaultBuild¥ap_rx63n_0a_lcdkit.mot</pre>	
アブソリュートファイル名	2-4	Sample¥ap_rx63n_0a_lcdkit_d02	
		<pre>¥DefaultBuild¥ap_rx63n_0a_lcdkit.abs</pre>	
マップファイル	2-5	Sample¥ap_rx63n_0a_lcdkit_d02	
		¥DefaultBuild¥ap_rx63n_0a_lcdkit.map	

Renesas Flash Programmer を使用した Flash 書き込み方法(シリアルポート(SCI)を使用する方法)				
項目名	項目番号	設定値		
ボード設定(Flash 書き込み)	3-1	ボード:Fig 5-1 を参照 ケーブル接続:CN6		
Flash に書き込むファイル 3-3		Sample¥ap_rx63n_0a_lcdkit_d02		
		<pre>¥DefaultBuild¥ap_rx63n_0a_lcdkit.mot</pre>		
ボード設定(動作)	3-4	Fig 4-3 を参照		

Renesas Flash Programmer を使用した Flash 書き込み方法(USB ブートモードを使用する方法)				
項目名	項目番号	設定値		
ボード設定(Flash 書き込み)	3-5	ボード:Fig 4-2 を参照 ケーブル接続:CN4 (USB miniB)		
ツール選択	3-6	[USB Direct]		
Flash に書き込むファイル	3-7	Sample¥ap_rx63n_0a_lcdkit_d02		
		<pre>¥DefaultBuild¥ap_rx63n_0a_lcdkit.mot</pre>		
ボード設定(動作) 3-8		Fig 4-3 を参照		



Fig 4-1 Flash 書き込み(シリアルポート使用)時のボード設定



Fig 4-2 Flash 書き込み(USB ブートモード)時のボード設定





E1 エミュレータ/E2 エミュレータ Lite を使用したデバッグ方法				
項目名	項目番号	設定値		
ボード設定	4-1	Fig 4-4 を参照		
JTAG クロック	4-10	E1 エミュレータを使用する場合: 16.5(MHz)		
		E2 エミュレータ Lite を使用する場合: 6.00(MHz)		
EXTAL クロック	4-11	12(MHz)		



Fig 4-4 E1 エミュレータ/E2 エミュレータ Lite デバッグ時のボード設定

ご注意

- ・本文書の著作権は株式会社アルファプロジェクトが保有します。
- ・本文書の内容を無断で転載することは一切禁止します。
- ・本文書に記載されているサンプルプログラムの著作権は株式会社アルファプロジェクトが保有します。
- ・本サンプルプログラムで使用されているミドルウェアおよびドライバの著作権はルネサス エレクトロニクス株式会社が保有します。
- ・本文書に記載されている内容およびサンプルプログラムについてのサポートは一切受け付けておりません。
- ・本文書の内容およびサンプルプログラムに基づき、アプリケーションを運用した結果、万一損害が発生しても、弊社では一切責任を 負いませんのでご了承ください。
- ・本文書の内容については、万全を期して作成いたしましたが、万一ご不審な点、誤りなどお気付きの点がありましたら弊社までご連絡ください。
- ・本文書の内容は、将来予告なしに変更されることがあります。

商標について

- ・RX はルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・CS+はルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・E1 エミュレータはルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・E2 エミュレータ Lite はルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・Renesas Flash Programmer はルネサス エレクトロニクス株式会社の登録商標、商標または商品名称です。
- ・その他の会社名、製品名は、各社の登録商標または商標です。

ALPHAPROJECT

株式会社アルファプロジェクト

〒431-3114 静岡県浜松市中央区積志町 834 https://www.apnet.co.jp E-Mail: query@apnet.co.jp